

# 八路抢答器的设计

## 数字电子技术课程 设计



汇报人：李老师

XX



# 目录



## CONTENTS

- 课程设计背景与目的
- 八路抢答器基本原理与组成
- 硬件设计方案及实现
- 软件编程与调试过程
- 系统测试与性能评估
- 课程设计总结与展望

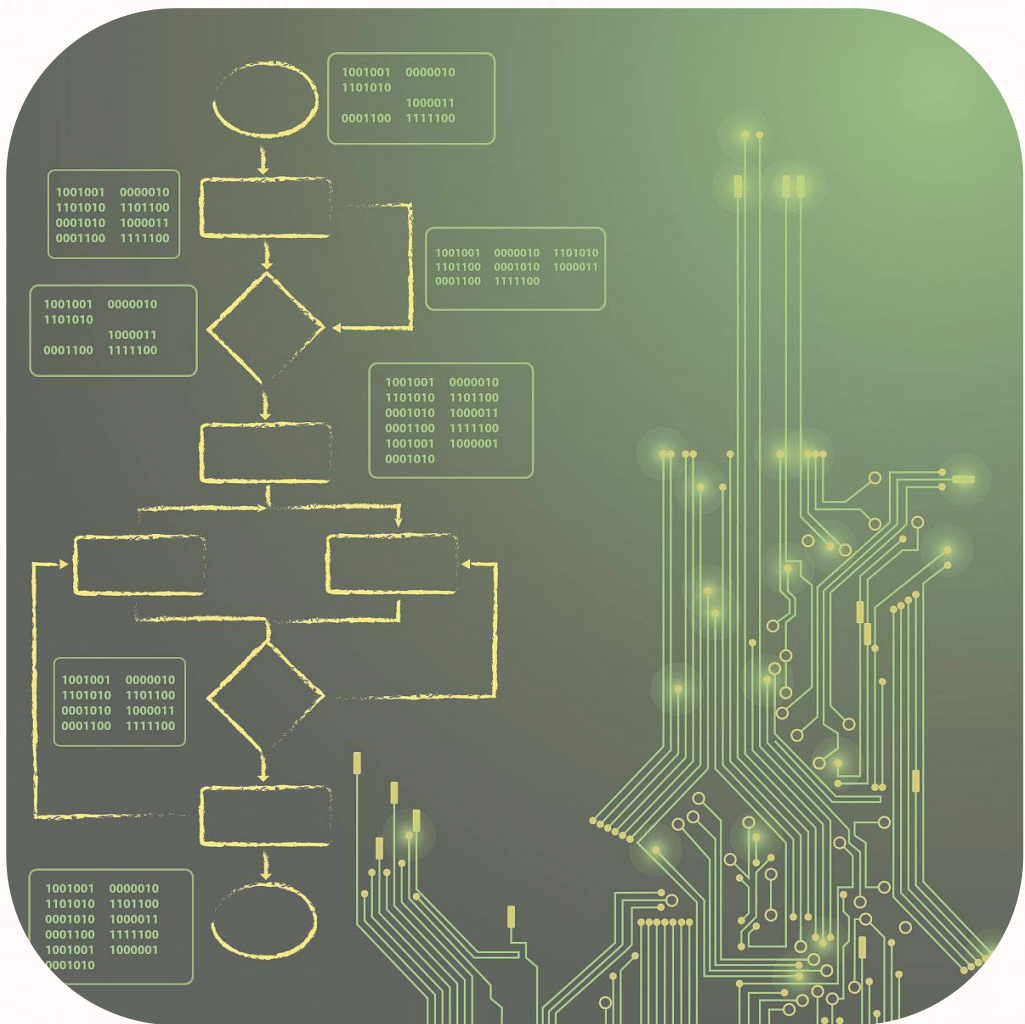


# 课程设计背景与目的

CHAPTER



# 背景介绍



## 数字电子技术的快速发展

随着数字电子技术的不断进步，数字电路在各个领域的应用越来越广泛，八路抢答器作为数字电路的一种应用，具有重要的实际意义。

## 课程设计的需求

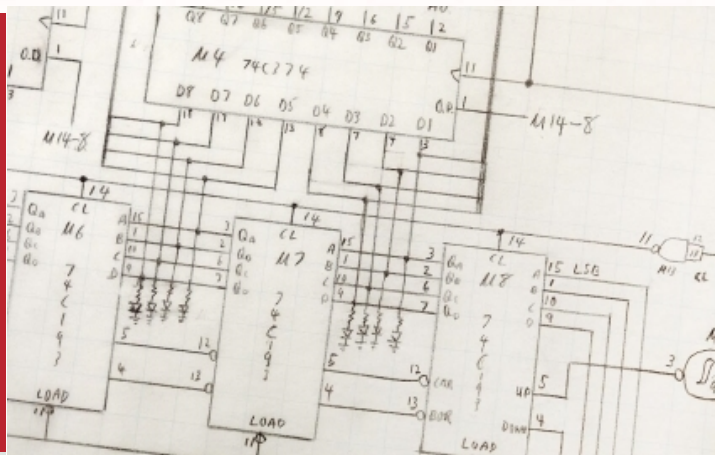
在数字电子技术课程中，通过设计八路抢答器可以帮助学生深入理解数字电路的原理和设计方法，提高学生的实践能力和创新能力。



# 设计目的

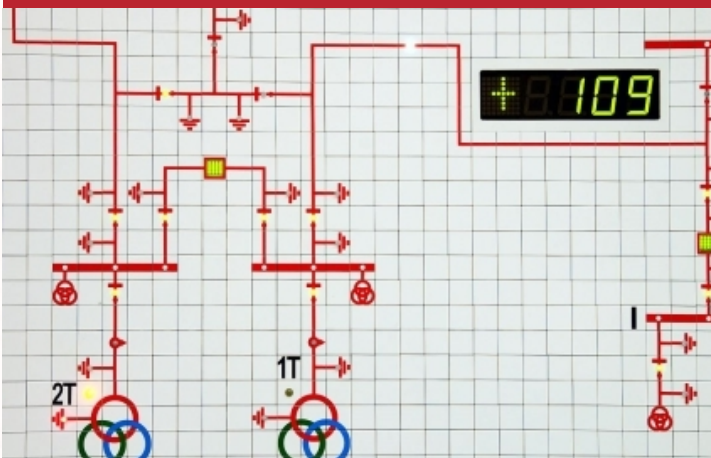
## 掌握数字电路基础知识

通过八路抢答器的设计，学生可以掌握数字电路的基本原理、逻辑门电路、组合逻辑电路等基础知识。



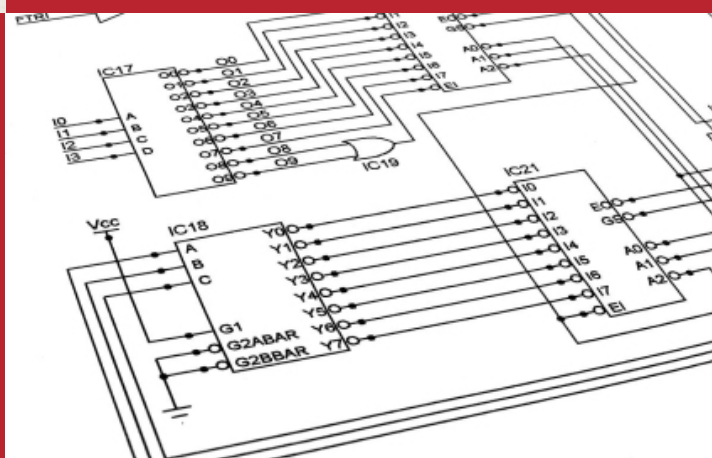
## 培养创新意识

在八路抢答器的设计过程中，学生可以发挥自己的想象力和创造力，设计出具有创新性的电路方案。



## 提高实践能力

八路抢答器的设计需要学生综合运用所学知识进行电路设计、仿真和调试，从而提高学生的实践能力和动手能力。



以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：  
<https://d.book118.com/048103040075006110>