

预览—收藏—关注

# 考点课堂 素材精粹

第十版

依据考试大纲 总结命题规律

辅导备考策略 历年考题详析

梳理考试要点 总结核心知识

筛选最新考点 拓展解题思路

精编典型习题 积累备考经验

全真模拟测试 预测考试趋势

注：下载前请仔细阅读资料，以实际预览内容为准

让学习为我们创造终生价值

一·单项选择题

1. 8086CPU 标志寄存器中,IF=1 表示 ( ③ )。  
① 允许响应 NMI 中断      ② 禁止响应 NMI 中断  
③ 允许响应 INTR 中断      ④ 禁止响应 INTR 中断
2. 在内存和 I/O 间进行大量数据传送时, 传送速度最快的传送方式是 ( ② )。  
① 无条件传送方式 (同步传送方式)      ② DMA 传送方式      ③ 查询传送方式 (异步传送方式)  
④ 中断传送方式      (1, 3 属于程序控制方式)
3. 已知中断类型码为 18H, 则中断服务程序入口地址存放在中断矢量表的 ( ③ ) ?  
① 0000H: 0072H~ 0000H: 0075H      ② 0000H: 0072H~ 0000H: 0073H  
③ 0000H: 0060H~ 0000H: 0063H      ④ 0000H: 0060H~ 0000H: 0061H  
(觉得应该是 0000H: 0048H~ 0000H: 0051H)
4. 在中断系统中, 中断类型码是在 ( ④ ) 控制下送往 CPU 的。  
① 中断请求信号 INTR      ② 读信号  $\overline{RD}$   
③ 地址译码信号  $\overline{CS}$       ④ 中断响应信号  $\overline{INTA}$  (第二个脉冲周期)
5. 与并行通信相比, 串行通信适用于 (①) 情况。  
① 远距离传送      ② 快速传送  
③ 近距离传送      ④ 传送信号要求高
6. 在下列总线中, ( ② ) 是一种串行总线接口。  
① PC/XT      ② USB      ③ PCI      ④ ISA
7. 采用条件传送方式时, 必须要有 ( ③ )。  
① 中断逻辑      ② 请求信号      ③ 状态端口 (保证外设为“准备好”状态)      ④ 类型号
8. 传送数据时, 占用 CPU 时间最长的传送方式是 ( ① )。  
① 查询      ② 中断      ③ DMA      ④ IOP
9. 在异步串行通信中, 波特率是指 ( ① )。  
① 每秒钟传送的二进制位数      ② 每秒钟传送的字节数  
③ 每秒钟传送的字符数      ④ 每秒钟传送的数据帧数
10. 当 8086/8088 访问 100H 端口时, 采用 ( ③ ) 寻址方式。  
① 直接      ② 立即      ③ 寄存器间接      ④ 相对
11. 8086/8088 的中断向量表用于存放 ( ② )。  
① 中断类型号      ② 中断服务程序入口地址  
③ 中断服务程序      ④ 中断服务程序返回地址

12. 8259 的 **OCW1 (写入奇地址端口)** ——中断屏蔽字 ( ③ ) 设置。  
① 在 ICW 之前    ② 只允许一次    ③ 允许多次    ④ 仅屏蔽某中断源
13. 一个 8259 可提供 ( ② ) 中断类型号。  
① 1    ② 8    ③ 16    ④ 64
14. 响应 NMI 请求的必要条件是 ( ③ ) 。  
① IF=1    ② IF=0    ③ 一条指令结束    ④ 无 INTR 请求
15. 下面哪一个中断的优先级最高 ( ④ ) 。  
① NMI 中断    ② INTR 中断    ③ 单步中断    ④ 断点中断 (内部中断)
16. 当 8086CPU 的 **INTR=1 且 IF=1** 时, 则 CPU 完成 ( ③ ) 后, 响应该中断请求, 进行中断处理。  
① 当前时钟周期    ② 当前总线周期  
③ 当前指令周期    ④ 下一个指令周期
17. **INTn** 指令中断是 ( ③ ) 。  
① 由外设请求产生    ② 由系统断电引起  
③ 通过软件调用的内部中断    ④ 可用 IF 标志屏蔽的
18. 8086/8088 中断是向量中断, 其中断服务程序的入口地址是 ( ④ ) 提供。  
① 外设中断源    ② CPU 中断逻辑电路  
③ 从中断控制器读回中断类型号左移 2 位  
④ 由中断类型号指向的中断向量表中读回
19. 8086CPU 响应可屏蔽中断时, CPU ( ③ ) 。  
① 执行一个中断响应周期  
② 执行两个连续的中断响应周期  
③ 执行两个中断响应周期, 其间有 3 个  $T_i$  (空闲周期)  
④ 不执行中断响应周期
20. 9 个 8259A 级连可提供 ( ④ ) 中断类型号。  
① 1    ② 8    ③ 16    ④ 64
21. 8255A 的 **PA 口工作在方式 2, PB 口工作在方式 1** 时, PC 口 ( ③ ) 。  
① 用作两个 4 位 I/O 口  
② 部分引脚作联络, 部分引脚作 I/O  
③ 全部引脚均作联络信号 (PC1, PC2, PC3 用作 B 口方式 1, PC3, PC4, PC5 用作 A 口方式 2 输入, PC3, PC6, PC7 用作 A 口方式 2 输出)

- ④ 作 8 位 I/O 端口, 引脚都为 I/O 线
23. 如果 8255A 的 PA 口工作于方式 2, PB 口可工作于哪种工作方式 ( ④ )。  
① 方式 0    ② 方式 1    ③ 方式 2    ④ 方式 0 或方式 1
24. 若采用 8255A 的 PA 口输出控制一个七段 LED 显示器, 8255A 的 PA 口应工作于 ( ① )。  
① 方式 0    ② 方式 1    ③ 方式 2    ④ 前面三种中任一种工作方式
25. 当 8255A 的 PA 口工作于方式 1 时, 对 PC4 置位, 其作用是 ( ② )。  
① 启动输入    ② 开放输入中断    ③ 允许输入    ④ 停止输入  
(对 PC6 置位开放输出中断)
26. 对可编程接口芯片进行读写操作的必要条件是 ( ① )。  
①  $\overline{CS} = L$     ②  $\overline{WR} = L$     ③  $\overline{RD} = L$     ④  $\overline{WR} = L$  或  $\overline{RD} = L$
27. 8255 端口 A 工作在方式 2, 其端口功能是 ( ① )。  
① 双向    ② 输出    ③ 输入    ④ 传送
28. 8253-5 哪种工作方式能产生连续方波输出 ( ④ )。  
① 方式 0 (计数结束中断)    ② 方式 1 (可重复触发单脉冲发生器)  
③ 方式 2 (频率发生器)    ④ 方式 3 (方波发生器)  
方式 4 (软件触发脉冲)    方式 5 (硬件触发脉冲)
29. 8253-5 某通道计数器最大计数初值是 ( ④ )。  
① FFFFH    ② 65535    ③ 65536    ④ 0000H
30. 8253-5 某通道工作在方式 1 时, 计数中途  $OUT_i$  为 ( ② )。  
① 高电平    ② 低电平    ③ 由低变高    ④ 由高变低
31. 对 8253-5 来说, 定时与计数 ( ② )。  
① 是两种不同的工作方式    ② 实质相同  
③ 定时只加时钟脉冲, 不设置计数初值    ④ 计数不用加脉冲
32. 串行接口芯片 8251A ( ③ )。  
① 只能作异步传送    ② 只能作同步传送  
③ 既能作异步传送又能作同步传送    ④ 可作并行传送
33. 串行接口中, 并行数据和串行数据的转换是用 ( ② ) 来实现的。  
① 数据寄存器    ② 移位寄存器    ③ 锁存器    ④ A/D 转换器

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/385202114110011111>