

## 一、填空题

### 第一章

1. 数字信号处理特点\_\_\_\_\_。
2. 信号处理的作用\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_等。
3. 信号处理的方法\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_等。
4. 信息系统包括\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_等。
5. 数字信号处理常用算法有\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_等。
6. 处理器速度的提高得益于\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_等。
7. DSP 结构特点包括\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_、\_\_\_\_\_。
8. DSP 芯片按用途分为\_\_\_\_\_、\_\_\_\_\_。
9. DSP 芯片按数据格式分为\_\_\_\_\_。

### 第二章

1. C28x 芯片具有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_操作模式。
2. C28x 芯片模式选择由\_\_\_\_\_中的\_\_\_\_\_和\_\_\_\_\_位组合来选定模式。
3. CPU 内核由\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_组成。
4. CPU 主要特性是\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_、  
\_\_\_\_\_。
5. CPU 信号包括\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_。
6. TMS320F2812 组成特点是\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_、\_\_\_\_\_。
7. 存储器接口有\_\_\_\_\_组地址总线。
8. 存储器接口有\_\_\_\_\_组数据总线。
9. 存储器接口地址总线有\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_。
9. 存储器接口数据总线有\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_。
10. CPU 中断控制寄存器有\_\_\_\_\_、\_\_\_\_\_、  
\_\_\_\_\_。
11. ACC 累加器是\_\_\_\_\_位的，可表示为\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。
12. 被乘数寄存器是\_\_\_\_\_位的，可表示为\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。
13. 乘数结果寄存器是\_\_\_\_\_位的，可表示为\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。
14. 数据页指针寄存器\_\_\_\_\_位的，有\_\_\_\_\_页，每页有\_\_\_\_\_存储单元。数据存储空间容量是\_\_\_\_\_。
15. 堆栈指针复位后 SP 指向地址是\_\_\_\_\_。

### 第三章

1. DSP 芯片内部包含存储器类型有\_\_\_\_\_、  
\_\_\_\_\_、  
\_\_\_\_\_。

2. C28x 具有\_\_\_\_\_位的数据地址和\_\_\_\_\_位的程序地址，总地址空间可达\_\_\_\_\_字（每个字 16 位）的数据空间和\_\_\_\_\_字的程序空间。
  3. 在程序地址中保留了\_\_\_\_\_个地址作为 CPU 的\_\_\_\_\_个中断向量。通过 ST11 的位\_\_\_\_\_可以将 CPU 向量映像到程序空间的顶部或底部。
  4. C28x 包含两个单周期访问的存储器 SARAM 地址是\_\_\_\_\_、  
\_\_\_\_\_。
  5. 单口随机读 / 写存储器，在单个机器周期内只能被访问\_\_\_\_\_次。
  6. C28x 片内 SARAM 分\_\_\_\_\_块。
  7. M0 和 M1 每块的大小为\_\_\_\_\_位，其中，M0 映像至地址\_\_\_\_\_，M1 映像至地址\_\_\_\_\_。
  8. L0 和 L1 每块的大小为\_\_\_\_\_位，其中，L0 映像至地址\_\_\_\_\_，L1 映像至地址\_\_\_\_\_。
  9. H0 大小为\_\_\_\_\_位，映像至地址\_\_\_\_\_。
  10. C28x 包含\_\_\_\_\_位的 Flash 存储器\_\_\_\_\_位的 OTP。
  11. Flash 存储器被分成\_\_\_\_\_个 8Kx16 位单元和\_\_\_\_\_个 16Kx16 位的单元。
  12. 外部扩展接口映射到\_\_\_\_\_个独立的存储空间\_\_\_\_\_。
  13. 用户可以通过软件改变 XINTCNF2 寄存器中的\_\_\_\_\_位来控制 Boot ROM 和 XINTF Zone7 的映射。
  14. \_\_\_\_\_Zone7 映射到高位置地址空间，中断向量表可以定位在外部存储空间。BootROM 将被屏蔽。
  15. \_\_\_\_\_Zone 7 被屏蔽且中断向量表从 BootROM 中获取。
  16. Zone2 和 Zone6 共享外部地址总线，片选信号分别是\_\_\_\_\_和\_\_\_\_\_。
  17. Zone0 和 Zone1 公用一个外部片选信号\_\_\_\_\_，采用不同的内部地址。Zone0 的寻址范围是\_\_\_\_\_，Zone1 的是\_\_\_\_\_。
  18. 写操作紧跟读操作流水线保护会影响 Zone1 空间的访问，故 Zone1 空间适合于\_\_\_\_\_，而不适合用来\_\_\_\_\_。
  19. Zone7 是独立的地址空间，复位时，XMP / MC 引脚为\_\_\_\_\_，Zone7 空间映射到\_\_\_\_\_。
  20. Zone7 和 Zone6 空间公用一个片选信号\_\_\_\_\_。访问外部 Zone7 空间的地址范围是\_\_\_\_\_，Zone6 也使用这个地址空间是\_\_\_\_\_。
  21. XINTF 时钟有\_\_\_\_\_、\_\_\_\_\_。
  22. XINTF 空间的读或写操作的时序都可分为\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_三个阶段。
  23. XINTF 接口需考虑\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。
  24. DSP 通过检测\_\_\_\_\_信号，从而可以延长 DSP 访问处设的激活阶段。
  25. GPIO 口通过功能\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_寄存器来控制。
- #### 第 4 章
1. 中断分为\_\_\_\_\_、\_\_\_\_\_。
  2. 处理中断过程\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

- 、
- \_\_\_\_\_。
3. 中断向量地址的低地址保存该向量的\_\_\_\_\_，高地址则保存它的\_\_\_\_\_。
  4. 向量表可以映像到程序空间的底部或顶部，这取决于状态寄存器 ST1 的向量映像位。如果 VMAP 位是 0，向量就映像在以开始的地址\_\_\_\_\_上；如果其值是 1，向量就映像到以\_\_\_\_\_开始的地址上。
  5. 281X 有\_\_\_\_\_通用中断，为仿真而设计的中断\_\_\_\_\_、\_\_\_\_\_。

6. 281X 中断寄存器有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

中断标志寄存器 IFR、中断使能寄存器 IER、调试中断使能寄存器 DBGIER、状态寄存器

7. C28x 非屏蔽中断包括\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

8. 低功耗模式有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

9. PIE 模块支持\_\_\_\_\_个不同的中断，这些中断分成\_\_\_\_\_个组，每个组有\_\_\_\_\_个中断，

10. 对于多路复用的中断源，PIE 块中的每个中断组都有一个相关\_\_\_\_\_和\_\_\_\_\_。另外，每个中断组 (INT1 ~ INT12) 都有一个\_\_\_\_\_。

## 第 5 章

1. F281X 有\_\_\_\_\_事件管理器。

2. 事件管理器结构具有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

3. 通用定时器有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

4. 每个通用定时器产生中断的条件有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

5. 定时器的 4 种操作模式是\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

6. 每个事件管理器\_\_\_\_\_路由完全比较单元产生的带有可编程死区的 PWM 信号，定时器比较器产生的\_\_\_\_\_路独立的 PWM 信号。

7. 比较单元相关的 PWM 电路包括的功能单元有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

8. 正交编码脉冲是\_\_\_\_\_且\_\_\_\_\_的脉冲。

9. QEP 电路可用于连接一个光电编码器以获得旋转机器的\_\_\_\_\_和\_\_\_\_\_等信息。

10. SCI 结构特点有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

11. 多处理异步通信模式有\_\_\_\_\_、\_\_\_\_\_。

12. ADC 触发方式有\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_。

13. ADC 工作方式有\_\_\_\_\_、\_\_\_\_\_。

#### 第 6 章

1. TMS320C28x 存储器寻址方式有\_\_\_\_\_、\_\_\_\_\_、

2. 当需要访问堆栈中的数据时，SP 的值减去这的\_\_\_\_\_偏移量就是被访问的数据的地址。

3. 汇编语言包括\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_指令。

4. 汇编源程序由\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_、

标号域、助记符域、操作数域、注释域

#### 第 7 章

1. 使用宏的过程要经过\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_阶段。

2. 目标文件包括\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_默认的段。

3. 目标文件有\_\_\_\_\_、\_\_\_\_\_基本类型的段。

4. 链接器伪指令\_\_\_\_\_可以确定目标系统的各种内存配置。

5. 链接器伪指令\_\_\_\_\_确定链接器组合输入段的方法和输出段在存储器中的位置。

#### 第 9 章

1. 整数运算的问题有\_\_\_\_\_、

2. 小数运算的优点\_\_\_\_\_、\_\_\_\_\_、

3. C28x 采用\_\_\_\_\_表示小数，其最高位为\_\_\_\_\_。

4. 解决冗余符号的办法是在乘法器将结果传送至累加器时就能自动地左移\_\_\_\_\_。

5. FIR 数字滤波器设计方法一般采用\_\_\_\_\_。

6. IIR 滤波器的实现方法有\_\_\_\_\_、

## 二、选择题

### 第 1 章

1. TMS320 C5XX 主要应用于（ ）领域。

A、自动控制      B、语音处理      C、浮点运算      D、图象处理

2. TMS320 C2XX 主要应用于（ ）领域。

A、自动控制      B、语音处理      C、浮点运算      D、图象处理

3. TMS320 C6XX 主要应用于（ ）领域。

A、自动控制      B、语音处理      C、浮点运算      D、图象处理

4. TMS320 C3XX 主要应用于（ ）领域。

A、自动控制      B、语音处理      C、浮点运算      D、图象处理

5. 采用 DSP 进行数字信号处理属于（ ）实现方法。

A、硬件      B、软件      C、软硬件结合      D、以上都不是

6. 可编程数字信号处理器简称 ( )。

A、CPU      B、MCU      C、CCU      D、DSP

## 第 2 章

1. 通过状态寄存器 ST1 的位 OBJMODE 和位 AMODE 的组合, 选定 C28x 模式的是 ( )。

A、00      B、01      C、10      D、11

2. 通过状态寄存器 ST1 的位 OBJMODE 和位 AMODE 的组合, 选定 C27x 目标-兼容模式的是 ( )。

A、00      B、01      C、10      D、11

3. 通过状态寄存器 ST1 的位 OBJMODE 和位 AMODE 的组合, 选定 C2xLP 源-兼容模式的是 ( )。

A、00      B、01      C、10      D、11

4. 在同一个机器周期内, CPU 不能同时进行的操作是 ( )。

A. 程序空间读操作和数据空间的读操作      B. 程序空间写操作和数据空间的写操作  
C. 数据空间读操作和数据空间的写操作      D. 数据空间读操作和程序空间的写操作

5. 在同一个机器周期内, CPU 不能同时进行的操作是 ( )。

A. 程序空间读操作和数据空间的读操作      B. 程序空间写操作和程序空间的读操作  
C. 数据空间读操作和数据空间的写操作      D. 程序空间读操作和数据空间的写操作

6. 在同一个机器周期内, CPU 能同时进行的操作是 ( )。

A. 程序空间读操作和数据空间的读操作      B. 程序空间写操作和程序空间的读操作  
C. 程序空间写操作和数据空间的写操作      D. 以上都不发生冲突。

7. TMS320F2812 DSP 微处理器采用的是 ( ) 结构

A、哈佛结构      B、冯·诺依曼结构      C、矩阵结构      D、以上都不是

8. TMS320F2812 DSP 有 ( ) 组数据总线。

A、4      B、16      C、8      D、3

9. TMS320F2812 DSP 有 ( ) 组地址总线。

A、4      B、16      C、8      D、3

10. TMS320F2812 DSP 采用改进的哈佛结构, 围绕 ( ) 条 16 位总线建立。

A、4      B、6      C、8      D、10

11. 在 TMS320F2812 DSP 中采用了 ( ) 级流水线操作。

A、3      B、5      C、8      D、12

## 第 3 章

1. TMS320F2812 DSP 中存储器 SARAM 寻址空间有 ( )

A. 000000h~0007FFh, 008000h~009FFFh, 3F8000h~3F9FFFh

B. 0x3D8000~0x3F7FFF

C. 3D7800h~3D7BFFh

D. 3FF000h~3FFFFFFh

2. TMS320F2812 DSP 中片上 Flash 存储器寻址空间有 ( )

A. 000000h~0007FFh, 008000h~009FFFh, 3F8000h~3F9FFFh

B. 0x3D8000~0x3F7FFF

C. 3D7800h~3D7BFFh

D. 3FF000h~3FFFFFFh

3. TMS320F2812 DSP 中 OTP 存储器寻址空间有 ( )
- A. 000000h~0007FFh, 008000h~009FFFh, 3F8000h~3F9FFFh  
 B. 0x3D8000~0x3F 7FFF  
 C. 3D7800h~3D7BFFh  
 D. 3FF000h~3FFFFFFh
4. TMS320F2812 DSP 中片上 BootROM 寻址空间有 ( )
- A. 000000h~0007FFh, 008000h~009FFFh, 3F8000h~3F9FFFh  
 B. 0x3D8000~0x3F 7FFF  
 C. 3D7800h~3D7BFFh  
 D. 3FF000h~3FFFFFFh

#### 第 4 章

1. TMS320F2812 DSP 软硬件复位时, 状态寄存器 ST1 的向量映像位 VMAP=1, 中断向量为 ( ) A
- A、FFC0H B、FF80H C、0080H D、0000H
2. TMS320F2812 DSP 软硬件复位时, 状态寄存器 ST1 的向量映像位 VMAP=0, 中断向量为 ( ) D 5B
- A、FFC0H B、FF80H C、0080H D、0000H
3. TMS320F2812 DSP 的 32 个中断源分为 14 级, 其中 ( ) 级别最高。
- A、INTR B、NMI C、RS D、INT0

#### 第 5 章

1. 通用定时器比较操作在 ( ) 时, 产生对称波形。
- A. 连续增/减计数模式 B. 连续增计数模式  
 C. 通用定时器定向增/减计数模式 D. 以上都可以
2. 通用定时器比较操作在 ( ) 时, 产生非对称波形。
- A. 连续增/减计数模式 B. 连续增计数模式  
 C. 通用定时器定向增/减计数模式 D. 以上都可以
3. 通用定时器比较操作在 ( ) 时, 产生任意波形。
- A. 连续增/减计数模式 B. 连续增计数模式  
 C. 通用定时器定向增/减计数模式 D. 以上都可以
4. TMS320F2812 DSP 事件管理器设置为 ( ), 产生 PWM 信号。
- A. 定时器比较方式 B. 捕获方式 C. 正交编码方式 D. ADC 启动方式
5. TMS320F2812 DSP 事件管理器设置为 ( ), 实现通信模式。
- A. 定时器比较方式 B. 捕获方式 C. 正交编码方式 D. ADC 启动方式
6. TMS320F2812 DSP 事件管理器设置为 ( ), 电机位置和速度测试。
- A. 定时器比较方式 B. 捕获方式 C. 正交编码方式 D. ADC 启动方式

#### 第 6 章

1. 若要采用直接寻址方式寻址地址为 0860h 的数据存储单元, 则应设置数据页指针 DP= ( )
- A、08h B、0fh C、21 D、300h
2. 若当前 SP=460h, 要把 0433hAL 数据存储单元内容送AL, 则应执行下面 ( ) 指令。
- A、MOV ACC, -SP (45) B、MOVL ACC, -SP (2D)  
 C、MOV AL, -SP (45) D、MOVL ACC, -SP (2D)
3. TMS320F2812 DSP 共有 302 条指令, 分为 ( ) 大类
- A、15 B、17 C、19 D、21

## 第 7 章

1. 目标程序文件用 ( ) 扩展名表示。

A、.obj B、.cmd C、.out D、.asm

2. 源程序文件用 ( ) 扩展名表示。

A、.obj B、.cmd C、.out D、.asm

3. 链接程序文件用 ( ) 扩展名表示。B

A、.obj B、.cmd C、.out D、.asm

4. 关于宏与子程序的异同点, 下列说法中错误的是 ( )。

A、宏调用实际上是用符号(一条假指令)替代一块代码; 而子程序调用则需将程序指针转移到子程序所在位置去执行。

B、宏调用快速, 但多次调用时, 由于多次复制代码段而使占用存储器量较多; 子程序调用时, 由于代码模块只存在于一个地方, 因此尽管速度有所减缓, 但占用存储空间较少。

C、宏要优于子程序调用, 因此应使用宏以简化编程并保持高速度。

D、在存储容量有限的场合, 应牺牲速度(对时间不敏感的慢速情况), 采用子程序调用的方法, 以降低存储器的占用量。

5. 下列伪指令中, 使用错误的是 ( )

A、.copy init\_DSP.h B、123 .usect "var1", 1

C、.space 100h\*16 D、.GLOBAL x, y, z

6. 链接器的作用是: ( )

①输入目标文件列表; ②生成目标代码.obj文件; ③控制产生输出文件列表; ④确定存储器分配(分页); ⑤落实存储器定位; ⑥生成列表文件.lst

A、①②③④⑤⑥ B、①②③④⑤ C、①③④⑤ D、①③④⑤⑥

7. 下列语句中, 使用正确的是 ( )

A、123 .usect "var1", 1 B、SPLK 1234h, \*, AR4

C、.copy init.h D、.global x, y, z /\*定义三个全局变量\*/

## 第 9 章

1. 关于定点 DSP 所采用的 Q 格式, 下列说法正确的是: ( )

A、Q 越大, 数值范围越大, 精度也越高 B、Q 越大, 数值范围越小, 但精度越高

C、Q 越大, 数值范围越大, 但精度越低 D、Q 越大, 数值范围越小, 精度也越低

2. 当使用 FFT 的位倒序寻址时, 应使用的寻址方式是 ( ) C

A、直接寻址 B、间接寻址 C、绝对地址寻址 D、立即数寻址

3. C28X DSP 系统中没有除法指令, 可以使用 ( ) 来实现除法。

A. SUBS B. ADDC

C. SUBC D. MAC

4. 高频信号选择 ( ) 滤波器。

A. LC B、有源滤波器 C、IIR D、FIR

5. 低频信号选择 ( ) 滤波器。

A. LC B、有源滤波器 C、IIR D、FIR

6. 数字语音信号选择 ( ) 滤波器。

A. LC B、有源滤波器 C、IIR D、FIR

7. 数字图象信号选择 ( ) 滤波器。

A. LC B、有源滤波器 C、IIR D、FIR

## 三. 简答题

1. TMS320F281X 指令系统的寻址方式各有哪些？任举 4 例说明。
2. 在 F281X 的汇编语言中，使用 “#” “\*” “@”符号作为操作数的前缀各表示什么意思？
3. 简述 COFF 文件中“段”的概念，有哪些常用的段？
4. 简述链接器命令文件中 MEMORY 和 SECTIONS 两条指令的作用。
5. 已知 DSP 的工作时钟为 150MHz，现需要用定时器定时 10ms，请问 PRD 和 TDDR 寄存器的初始值如何确定？
6. 简述冯·诺依曼结构、哈佛结构和改进的哈佛结构之间的区别。
7. 简述链接命令文件（.cmd 文件）的功能。
8. 简述 DSP 处理器中断系统分为几种中断，如何清除中断标志？
9. 简述 F281x 系列 DSP 定时器的组成部分、各部分分别起什么作用？
10. 简述 DSP 处理器 TMS320F2812 在微计算机工作模式中上电启动的过程。
11. 简述 TI 公司 C2000, C5000, C6000 系列处理器的应用范围。
12. 简述链接命令文件（.cmd 文件）的功能。
13. 在 F281x 的程序中，“.text”和“.sect”段有什么区别？
14. 简述 F281x 系列 DSP 的定时器工作过程。
15. 宏指令与子程序有哪些区别？
16. TMS320F281X DSP 的程序代码或数据以段的形式装载于存储器中，段可分为哪两种基本类型？有哪 5 条伪指令来建立和管理各种各样的段？并指明各伪指令的功能。
17. 简述 DSP 处理器中断系统分为几种中断，如何清除中断标志？

#### 四. 程序阅读题

1. 阅读下面的程序：

```

DAT0 .set 0x0034
DAT1 .set 0x0243
DAT2 .set 0x1230
DAT3 .set 0x8003
ARRAY .set 0x8000
ADD3 .macro X, Y, Z, ADDR
    MOV    AL, #X
    ADD    AL, #Y
    ADD    AL, #Z
    MOV    @ADDR, AL
    .endm
ADD3 DAT0, DAT1, DAT2, DAT3
MOVL XAR3, #ARRAY
MOV AL, @DAT3
MOVL *XAR3, ACC
NOP

```

问题：(1)语句“ADD3 DAT0, DAT1, DAT2, DAT3”是一条什么类型的语句？作用是什么？

(2)执行此段程序后，存储单元（ARRAY）的运行结果多少？

2. 阅读下面的程序片断，写出运行结果

```
MOV SP, #1024
```



```
ADDB SP, #3
MOV *-SP[1], #4567
MOV *-SP[2], #5678
MOV AL, *-SP[2]
ADD AL, *-SP[1]
MOV *-SP[3], AL
```

问题： (1)执行“ADD AL, \*-SP[1]”后，累加器 ACC 的内容是什么？  
(2)-SP[3]的存储地址是多少？

3. 阅读下面的程序片断，写出运行结果

```
MOV SP, #1024
ADDB SP, #6
MOV *-SP[1], #3589
MOV *-SP[2], #2345
MOV AL, *-SP[2]
SUB AL, *-SP[1]
MOV *-SP[3], AL
```

问题： (1)执行“SUB AL, \*-SP[1]”后，累加器 ACC 的内容是什么？  
(2)-SP[3]的存储地址是多少？

4. 阅读下面的程序片断，写出运行结果

```
MOV SP, #1024
ADDB SP, #10
MOV *-SP[1], #10
MOV *-SP[2], #2
MOV T, *-SP[2]
MOV AR6, *-SP[1]
MPYU ACC, T, @AR6
MOV *-SP[3], AH
```

问题： (1)执行“MPYU ACC, T, @AR6”后，累加器 ACC 的内容是什么？  
(2)-SP[3]的存储地址是多少？

5. 阅读下面的命令连接文件（简称 CMD 文件）和程序文件：

CMD 文件：

MEMORY

```
{ PAGE 0: PROG:  origin = 0x1000, length = 0x1000
  PAGE 1: DATA:  origin = 0x2000, length = 0x1000
```

```

}
SECTIONS
{
    .text:      {} > PROG PAGE 0
    .data:      {} > DATA PAGE 1
}

    .data
table: .word    1, 2, 3, 4          ;变量初始化
    .text
start: MOV     SWWSR, #            ;插入 0 个等待状态

```

问：（1）MEMORY 和 SECTIONS 的作用各是什么？

（2）标号“table”和“start”的地址分别是什么,分别位于程序空间还是数据空间？

6. 阅读下面的程序片断，写出运行结果

```

C .set 0x8000
TABLE: .word 0x6666, 0x4CCC, 0xCCCC, 0xE666, 0x0CCC, 0x1999, 0xd999, 0x3333
MOVL XAR7, #TABLE
MOVL XAR2, #C
RPT #7
||PREAD *XAR2++, *XAR7
NOP

```

问题：（1）“PREAD \*XAR2++, \*XAR7”是完成什么功能？程序运行后 0x8000 0x8007 单元内容是什么？

（2）TABLE 是什么存储器？C 是什么存储器？

（3）程序重复多少次？

7. 阅读下面的程序片断，写出运行结果

```

C .set 0x8000
X .set 0x8004
sum .set 0x8010
TABLE: .word 0x6666, 0x4CCC, 0xCCCC, 0xE666, 0x0CCC, 0x1999, 0xd999, 0x3333
MOVL XAR7, #TABLE
MOVL XAR2, #C
RPT #7
||PREAD *XAR2++, *XAR7
    MOVL XAR2, #X
    MOVL XAR7, #C
    SPM +1
    ZAPA
    RPT #1
    ||DMAC P, *XAR2++, *XAR7++
    ADDL ACC, @P
    MOVL XAR3, #sum
    MOV *XAR3, ACC

```

问题：（1）程序运行后 sum 单元内容是什么？

（2）这段代码的功能？

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/416203204120011002>