

《单片机原理及应用》试题库

一、填空（每空 2 分，共 40 分）

- 1、MCS-8051系列单片机字长是 8 位，有 40 根引脚，96系列字长是 16 位。单片机的特点有体积小、价格低、功能全。
- 2、8051单片机的存储器的最大特点是指令存储器与数据存储器分开编址，Px并行口的地址是与数据存储器统一编址的，或者说属于该存储器。
- 3、8051最多可以有 4 个并行输入输出口，最少也可以有1个并行口，即 P1。P3常需复用作串行通信、外部中断、外部计数脉冲和读写控制信号。
- 4、ALE信号的作用是低8位地址锁存。
- 5、8051复位后，PC= 0 H。若希望从片内存储器开始执行，EA脚应接高电平，PC值超过0FFF H时，8051会自动转向片外存储器继续取指令执行。
- 6、8051的C/T是加（加或减）计数的。
- 7、8051的中断向量表在 3 H、0B H和13H、1BH、23H。
- 8、MOV A, 40H 指令对于源操作数的寻址方式是直接寻址。
- 9、指令JB 0A7H, ABC的作用是若P2口的第7位为1则跳转到ABC。（0A7H是P2.7的地址）
- 10、将CY与A的第0位的非求或的指令是 ORL C, /ACC.0，若原A=0，执行后A= 0。
- 11、PSW中RS1 RS0=10H时，R2的地址是 12H。
- 12、单片机经加电复位后，执行第一条指令的地址是 0000H。
- 13、在串行通信中，数据传送方向有单工、半双工、全双工三种方式。
- 14、一个机器周期 = 6 个状态周期 = 12个振荡周期。
- 15、设DPTR = 2000H，(A) = A0H，则MOVC A, @A+DPTR操作数的实际操作地址为 20A0H。
- 16、若8051单片机的引脚EA接地，表示只能访问片外程序存储器。
- 17、在 MCS-51 单片机系统中，采用的编址方式是统一编址。
- 18、在查询和中断两种数据输入输出方式中，效率较高的是中断。
- 19、指令LCALL 37B0H，首地址在2000H，所完成的操作是2003H 入栈，PC= 37B0H。
- 20、外部中断INT1入口地址为 0013H。
- 21、ANL A, #0F0H是将A的高四位保持不变，而低4位取反。
- 22、8051单片机定时器/计数器作定时和计数用时，其计数脉冲分别由 8051片内脉冲和 P3.4或P3.5引脚端的外部脉冲提供。
- 23.当使用8031单片机时，需要扩展外部程序存储器，此时EA应为_____。（低电平）
- 24.P0通常用作_____。（单片机系统的地址/数据总线）
- 25.若由程序设定RS1、RS0=10，则工作寄存器R0~R7的直接地址为_____。（10H~17H）
- 26.返回地址（或断点）是_____的程序计数器的内容。（在程序中断或子程序调用时）
- 27.中央处理器CPU是单片机的核心，它完成_____。（运算和控制功能）
- 28.单片机的工作过程，实际上就是_____周而复始地取指令和执行指令的过程
- 29.所谓中断源即是_____引起中断的原因（或能发出中断请求的来源）
- 30.端口（或称口）是_____。（接口电路中已编址并能进行读或写操作的寄存器）
- 31.异步串行近程通信时的传送信号是_____。（TTL电平信号）

32.若累加器A中的数据为01110010B，则PSW中的P=_____。(0)

33、单片机外总线有三种：其中包括地址、数据、和控制总线。 34 . MOV A , #40H 指令对于源作数的寻址方式是立即。

35.一个12位D/A转换器其分辨率为 2^{-12} 。

36 . 指令JNB P2.7 , K1的作用是判断P2.7是否是低电平,是低电平转到K1。 37 . MCS—51单片机的最大程序寻址空间是64KB ,该空间的地址范围为： 0000H 至0FFFFH ,系统上电及复位的程序入口地址为0000H。

38 . 中断类似于程序中调用子程序，区别在于中断的发生是偶然的，而调用子程序是程序员在时间上事先安排好的。

39 . 若由程序设定RS1、 RS0=11，则工作寄存器R0-R7的直接地址为18H~1FH_____。

40 . 使用8031单片机要将EA引脚接低电平，因为其内部无ROM，8031片外可直接寻址程序存储器空间达64 KB，数据存储器空间达64 KB。

41 . 共阴极LED和共阳极LED的字段码互为反码。

42 . 基本的通信方式有两种： 串行方式和并行方式。

43 . 将CY与A的第0位的求与的指令是 ANL C , ACC.0 , 若原A=0FAH，执行后CY= 0。

44 . 8051的中断向量表在03H、 0B H和13H、 1BH、 23H。

1、MCS-51单片机片内数据存储器的大小为128字节。

2、MCS-51单片机有21个特殊功能寄存器。

3、MCS-51单片机的运算器能够进行算术运算、逻辑运算和位操作。

4、时钟频率直接影响单片机的速度，电路的质量直接影响系统的稳定性。常用的时钟电路有两种方式：内部时钟方式和外部时钟方式。

5、CPU完成一个基本操作所需要的时间称为机器周期。执行一条指令分为几个机器周期。每个机器周期完成一个基本操作。MCS-51单片机每12个时钟周期为一个机器周期。

6、复位电路通常采用上电自动复位和按钮复位两种方式。按键手动复位，有电平方式和脉冲方式两种。

7、指令MOV 40H， 41H的寻址方式是直接寻址。

8、指令MOV A， R1的寻址方式是寄存器寻址。

9、指令MOVX @DPTR， A的寻址方式是寄存器间接寻址。

10、指令JMP @A+DPTR的寻址方式是变址寻址。

11、下面程序段的作用是片外数据存储器数据传送(2000H)→(2100H)

```
MOV DPTR , #2000H
```

```
MOVX A , @DPTR
```

```
MOV DPTR , #2100H
```

```
MOVX @DPTR , A
```

12、LED数码管的接口有静态接口和动态接口。

13、各键相互独立，每个按键各接一根输入线，通过检测输入线的电平状态可很容易判断那个键被按下，此种接口的键盘为独立式键盘。

14、IE寄存器的各位对应相应的中断源，如果允许该中断源中断则该位置1，禁止中断则该位置0。

15、五个中断源的优先级别由IP寄存器管理，相应位置1，则该中断源优先级别高，置0的优先级别低。

16、中断处理过程分为四个阶段：中断请求、中断响应、中断处理和中断返回。

17、两个定时器都有定时或事件计数的功能，可用于定时控制、延时、对外部事件计数和检测等场合。

18、设置为计数工作方式时，通过引脚T0(P3.4)和T1(P3.5)对外部脉冲信号计数。当输入脉冲信号产生由1至0的下降沿时，定时器的值加1，在每个机器周期CPU采样T0和T1的输入电平。若前一个机器周期采样值为高，下一个机器周期采样值为低，则计数器加1。

19、所传送数据的各位同时发送或接收，数据有多少位就需要多少根数据线，则该通信方式叫做并行通信。

20、IIC总线采用了器件地址的硬件设置方法，通过软件寻址完全避免了器件的片选线寻址方法，从而使硬件系统具有简单灵活的扩展方法。

二、判断下列叙述的正误，对的打“√”，错的打“×”，并对错误的叙述进行改正。（ ） 1. 在MCS—51单片机内部结构中，TMOD为模式控制寄存器，主要用来控制定时器的启动与停止。×

() 2. 在MCS—51单片机内部结构中，TCON为控制寄存器，主要用来控制定时器的启动与停止。

() 3. MCS—51单片机的两个定时器的均有两种工作方式，即定时和计数工作方式。

() 4. MCS—51单片机的TMOD模式控制寄存器不能进行位寻址，只能用字节传送指令设置定时器的工作方式及操作模式。

() 5. MCS—51单片机系统复位时，TMOD模式控制寄存器所低4位均为0。×

() 6. 8051单片机5个中断源相应地在芯片上都有中断请求输入引脚。×

() 7. 启动定时器工作，可使用SETB Tr启动。

() 8. 8051单片机对最高优先权的中断响应是无条件的。

() 9. 中断初始化时，对中断控制器的状态设置，只可使用位操作指令，而不能使用字节操作指令。×

() 10. MCS—51单片机系统复位后，中断请求标志TCON和SCON中各位均为0。

() 11. MCS—51单片机的中断允许寄存器的IE的作用是用来对各中断源进行开放或屏蔽的控制。

() 12. 用户在编写中断服务程序应在中断入口矢量地址存放一条无条件转移地址，以防止中断服务程序容纳不下。

() 13. 若要在执行当前中断程序时禁止更高优先级中断，应用软件关闭CPU中断，或屏蔽更高级中断源的中断，在中断返回时再开放中断。

() 14. 串行口的中断，CPU响应中断后，必须在中断服务程序中，用软件清除相应的中断标志位，以撤消中断请求。

() 15. 串行口数据缓冲器SBUF是可以直接寻址的专用寄存器。

() 16. 如设外部中断0中断，应置中断允许寄存器IE的EA位和EX0位为1。

() 17. 指令JNB TF0, LP的含义是：若定时器T0未计满数，就转LP。

() 18. 若置8031的定时器/计数器T1于定时模式，工作于方式2，则工作方式字为20H。（ ） 19. 若置8031的定时器/计数器T1于计数模式，工作于方式1，则工作方式字为50H。（×） 20. 当8031的定时器T0计满数变为0后，溢出标志位（TCON的TF0）也变为0。（ ） 21. 外部中断0中断的入口地址是0003H。

() 22. 8051单片机允许5个中断源请求中断，都可以用软件来屏蔽，即利用中断允许寄存器IE来控制中断的允许和禁止。

23、复位是单片机的初始化操作。（√）

24、内部RAM的位寻址区，只能供位寻址使用而不能供字节寻址使用。（×）可以字节寻址

25、在相对寻址方式中，寻址的结果体现在DPTR中。（×）PC

26、PC存放的是当前正在执行的指令的地址。（×）下一条指令地址

27、MOV 28H, @R4 （×）MOV 28H, @R0或MOV 28H, @R1

28、8031片内含EPROM，8751片内不含EPROM。（ ）

29、MCS-51单片机是依靠低电平复位的。（ ）

30、MCS-51单片机的数据空间与程序空间是独立编址的。（ ）

31、MCS-51单片机的四组工作寄存器区具有相同的地址。（ ）

- 32、8051 片内 RAM 的任何一个单元均可进行位操作。()
- 33、执行 CLR 30H 指令后，30H 字节单元被清 0。()
- 34、CPU 取指令时，完全由程序计数器 PC 控制。()
- 35、多个中断源不可以同时申请中断。()
- 36、CPU 在响应 INT0 中断时，其中断申请标志 IE0 用软件清除是多余的。()
- 37、串行口的发送中断与接收中断各自有自己的中断入口地址。()
- 38、波特率反映了串行通讯的速率。()
- 39、只要中断允许寄存器 IE 中的 EA=1，那么中断请求就一定能够得到响应。()
- 40、中断服务程序执行的最后一条指令必须是 RETI。()
- 41、在微机的输入 / 输出方式中，中断请求方式比查询方式的效率高。()
- 42、执行 LCALL 指令时，栈指针 SP 的内容不会发生变化。()

1. ×

2. ×

3. √

4. ×

5. ×

6. ×

7. √

8. ×

9. √ 10. × 11. √ 12. × 13. √ 14. √ 15. ×

- 1、若一个函数的返回类型为void，则表示其没有返回值。(√)
- 2、定时器与计数器的工作原理均是对输入脉冲进行计数。(×)
- 3、SFR中凡是能被8整除的地址，都具有位寻址能力。(√)
- 4、不能用“sfr16”直接访问定时器 / 计数器0和1。(√)
- 5、MCS-51单片机的程序存储器只能用来存放程序的。(×)
- 6、串口中断标志由硬件清0。(×)
- 7、特殊功能寄存器的名字，在C51程序中，全部大写。(√)
- 8、“sfr”后面的地址可以用带有运算的表达式来表示。(×)
- 9、#include 与#include “reg51.h”是等价的。(√)
- 10、sbit不可以用于定义内部RAM的可位寻址区，只能用在可位寻址的SFR上。(×)

三、单选题

1．8031单片机的定时器T1用作定时方式时是。 B

A．由内部时钟频率定时，一个时钟周期加1 B．由内部时钟频率定时，一个机器周期加1 C．由外部时钟频率定时，一个时钟周期加1 D．由外部时钟频率定时，一个机器周期加1

2．8031单片机的定时器T0用作计数方式时是。 C

A . 由内部时钟频率定时，一个时钟周期加1 B . 由内部时钟频率定时，一个机器周期加1 C . 由外部计数脉冲计数，下降沿加1 D . 由外部计数脉冲计数，一个机器周期加1

3. 8031单片机的定时器T1用作计数方式时计数脉冲是。 A

A. 外部计数脉冲由T1 (P3.5) 输入 B. 外部计数脉冲由内部时钟频率提供

C. 外部计数脉冲由T0 (P3.4) 输入 D. 由外部计数脉冲计数

4. 8031单片机的定时器T0用作定时方式时是。 D

A. 由内部时钟频率定时，一个时钟周期加1 B. 由外部计数脉冲计数，一个机器周期加1 C. 外部定时脉冲由T0 (P3.4) 输入定时 D. 由内部时钟频率计数，一个机器周期加1

5. 8031单片机的机器周期为2 μ s, 则其晶振频率fosc为(C)MHz.

A. 1 B. 2 C. 6 D. 12

6. 用8031的定时器T1作定时方式，用模式1，则工作方式控制字为。 C

A. 01H B. 05H C. 10H D. 50H

7. 用8031的定时器T1作计数方式，用模式2，则工作方式控制字为。 A

A. 60H B. 02H C. 06H D. 20H

8. 用8031的定时器T1作定时方式，用模式1，则初始化编程为。 C

A. MOV T0MD, #01H B. MOV T0MD, #50H C. MOV T0MD, #10H D. MOV TCON, #02H

9. 用8031的定时器T1作定时方式，用模式2，则工作方式控制字为。 D

A. 60H B. 02H C. 06H D. 20H

10. 用8031的定时器T1作定时方式，用模式2，则初始化编程为。 C

A. MOV T0MD, #06H B. MOV T0MD, #20H C. MOV T0MD, #10H D. MOV T0MD, #60H 11. 用8031的定时器，若用软启动，应使T0MD中的。 C

A. GATE位置1 B. C/T位置1 C. GATE位置0 D. C/T位置0

12. 启动定时器0开始计数的指令是使TCON的。 B

A. TF0位置1 B. TR0位置1 C. TR0位置0 D. TR1位置0

13. 启动定时器1开始定时的指令是。 D

A. CLR TR0 B. CLR TR1 C. SETB TR0 D. SETB TR1

14. 使8031的定时器T0停止计数的指令是。 A

A. CLR TR0 B. CLR TR1 C. SETB TR0 D. SETB TR1

15. 使8031的定时器T1停止定时的指令是。 B

A. CLR TR0 B. CLR TR1 C. SETB TR0 D. SETB TR1 16. 使8031的定时器T1停止计数的指令是使TCON的。 D

A. TF0位置1 B. TR0位置1 C. TR0位置0 D. TR1位置0

17. 8031的定时器T0作计数方式，用模式1 (16位计数器) 则应用指令 C 初始化编程。 A. MOV TMOD, #01H B. MOV TMOD, 10H

C. MOV TMOD, #05H D. MOV TCON, #05H

18. 下列指令判断若定时器T0计满数就转LP的是。 D

A. JB T0,LP B. JNB TF0,LP C. JNB TR0, LP D. JB TF0,LP

19. 下列指令判断若定时器T0未计满数就原地等待的是。 B

A. JB T0,\$ B. JNB TF0,\$ C. JNB TR0, \$ D. JB TF0,\$

20 . 当CPU响应定时器T1的中断请求后，程序计数器PC的内容是。 D

A . 0003H B . 000BH C . 00013H D . 001BH

21 . 当CPU响应外部中断0 INT0的中断请求后，程序计数器PC的内容是。 A

A . 0003H B . 000BH C . 00013H D . 001BH

22 . 当CPU响应外部中断1 INT1的中断请求后，程序计数器PC的内容是。 A

A . 0003H B . 000BH C . 00013H D . 001BH

23 . MCS—51单片机在同一级别里除串行口外，级别最低的中断源是。 B

A . 外部中断1 B . 定时器T0 C . 定时器T1 D . 串行口

24 . MCS—51单片机在同一级别里除INT0外，级别最高的中断源是。 C

A . 外部中断1 B . 定时器T0 C . 定时器T1 D . 外部中断0

25 . 当外部中断0发出中断请求后，中断响应的条件是。 A

A . SETB ET0 B . SETB EX0 C . MOV IE , #81H D . MOV IE , #61H

26 . 当定时器T0发出中断请求后，中断响应的条件是。 C

A . SETB ET0 B . SETB EX0 C . MOV IE , #82H D . MOV IE , #61H

27.用8031的定时器T0作计数方式，用模式1（16位），则工作方式控制字为。 D A . 01H B . 02H C . 04H D . 05H

28.用8031的定时器T0作定时方式，用模式2，则工作方式控制字为。 B

A . 01H B . 02H C . 04H D . 05H

29 . 8031的定时器T0作定时方式，用模式1（16位计数器）则应用指令 A 初始化编程。 A . MOV TMOD , #01H B . MOV TMOD , 01H

C . MOV TMOD , #05H D . MOV TCON , #01H

30 . . 用定时器T1方式1计数，要求每计满10次产生溢出标志，则TH1、TL1的初始值是 A 。 A . FFH、F6H B . F6H、F6H C . F0H、F0H D . FFH、F0H

31 . 启动定时器0开始定时的指令是。 C

A . CLR TR0 B . CLR TR1 C . SETB TR0 D . SETB TR1

32.用8031的定时器T0定时，用模式2，则应。 D

A . 启动T0前向TH0置入计数初值，TL0置0，以后每次重新计数前要重新置入计数初值 B . 启动T0前向TH0、TL0置入计数初值，以后每次重新计数前要重新置入计数初值 C . 启动T0前向TH0、TL0置入计数初值，以后不再置入 D . 启动T0前向TH0、TL0置入相同的计数初值，以后不再置入

33 . 外部中断0 的入口地址是。 A

A . 0003H B . 000BH C . 0013H D . 001BH

34 . MCS—51单片机CPU开中断的指令是。 A

A . SETB EA B . SETB ES C . CLR EA D . SETB EX0

35 . MCS—51单片机外部中断0开中断的指令是。 B

A . SETB ETO B . SETB EXO C . CLR ETO D . SETB ET1

36 . MCS—51单片机的两个定时器作定时器使用时TMOD的D6或D2应分别为。 A

A . D6=0 , D2=0 B . D6=1 , D2=0 C . D6=0 , D2=1 D . D6=1 , D2=1

37 . MCS—51单片机的TMOD模式控制寄存器是一个专用寄存器，用于控制T1和T0的操作模式及工作方式，其中C/ 表示的

是。 C

A . 门控位 B . 操作模式控制位 C . 功能选择位 D . 启动位

38 . 8031单片机晶振频率 $f_{osc}=12\text{MHz}$ ，则一个机器周期为 μS 。 B

A . 12 B . 1 C . 2 D .

39 . MCS—51单片机定时器溢出标志是。 D

A . TR1和TR0 B . IE1和IE0 C . IT1和IT0 D . TF1和TF0

40 . 用定时器T1方式2计数，要求每计满100次，向CPU发出中断请求，TH1、TL1的初始值是。 A

A . 9CH B . 20H C . 64H D . A0H

41 . MCS—51单片机定时器外部中断1和外部中断0的触发方式选择位是。 C

A . TR1和TR0 B . IE1和IE0 C . IT1和IT0 D . TF1和TF0

42 . MCS—51单片机定时器T1的溢出标志TF1，若计满数产生溢出时，如不用中断方式而用查询方式，则应。 B

A . 由硬件清零 B . 由软件清零 C . 由软件置于 D . 可不处理

43.MCS—51单片机定时器T0的溢出标志TF0，若计满数产生溢出时，其值为。 C

A . 00H B . FFH C . 1 D . 计数值

44.MCS—51单片机定时器T0的溢出标志TF0，若计满数在CPU响应中断后。 A

A . 由硬件清零 B . 由软件清零 C . A和B都可以 D . 随机状态

45 . 8051单片机计数初值的计算中，若设最大计数值为M，对于模式1下的M值为 D 。 A . $M=8192$ B . $M=256$ C . $M=16$ D . $M=65536$

46 . 8031响应中断后，中断的一般处理过程是。 A

A . 关中断，保护现场，开中断，中断服务，关中断，恢复现场，开中断，中断返回

B . 关中断，保护现场，保护断点，开中断，中断服务，恢复现场，中断返回

C . 关中断，保护现场，保护中断，中断服务，恢复断点，开中断，中断返回

D . 关中断，保护断点，保护现场，中断服务，关中断，恢复现场，开中断，中断返回47 . 单片机工作方式为定时工作方式时，其定时工作方式的计数初时值 $X=$ 。 C

A . $X=M-f_{osc}$ B . $X=M+f_{osc}$ C . $X=M-$ D . $X=M-(f_{osc}\times t)$

48 . 8031单片机共有5个中断入口，在同一级别里，5个中断源同时发出中断请求时，程序计数器PC的内容变为。 B

A . 000BH B . 0003H C . 0013H D . 001BH

49 . MCS—51单片机串行口发送/接收中断源的工作过程是：当串行口接收或发送完一帧数据时，将SCON中的，向CPU申请中断。 A

A . RI或TI置1 B . RI或TI置0 C . RI置1或TI置0 D . RI置0或TI置1 50 . MCS—51单片机响应中断的过程是。 D

A . 断点PC自动压栈，对应中断矢量地址装入PC B . 关中断，程序转到中断服务程序C . 断点压栈，PC指向中断服务程序地址

D . 断点PC自动压栈，对应中断矢量地址装入PC，程序转到该矢量地址，再转至中断服务程序首地址

51 . 执行中断处理程序最后一句指令RET1后，。 D

A . 程序返回到ACALL的下一句 B . 程序返回到LCALL的下一句

C . 程序返回到主程序开始处 D . 程序返回到响应中断时一句的下一句

52 . MCS—51的串行口工作方式中适合多机通信的是。 B

A . 方式0 B . 方式3 C . 方式1 D . 方式2

53 . MCS—51单片机响应中断矢量地址是。 C

A . 中断服务程序的首句地址 B . 中断服务程序的出口地址

C . 中断服务程序的入口地址 D . 主程序等待中断指令的地址

54 . 当TCON的IT0为1 , 且CPU响应外部中断0 , 的中断请求后 , 。 C

A . 需用软件将IE0清0 B . 需用软件将IE0置1

C . 硬件自动将IE0清0 D . (P3—2管脚) 为高电平时自动将IE0清0

55 . MCS—51单片机串行口接收数据的次序是下述的顺序。 B

(1) 接收完一帧数据后 , 硬件自动将SCON的R1置1 (2) 用软件将RI清零

(3) 接收到的数据由SBUF读出 (4) 置SCON的REN为1 , 外部数据由RXD (P3 . 0) 输入 A . (1) (2) (3) (4) B .

(4) (1) (2) (3)

C . (4) (3) (1) (2) D . (3) (4) (1) (2)

56 . MCS—51单片机串行口发送数据的次序是下述的顺序。 A

(1) 待发送数据送SBUF (2) 硬件自动将SCON的TI置1

(3) 经TXD (P3.1) 串行发送一帧数据完毕 (4) 用软件将TI清0

A . (1) (3) (2) (4) B . (1) (2) (3) (4)

C . (4) (3) (1) (2) D . (3) (4) (1) (2)

57 . 8051单片机串行口用工作方式0时 , 。 C

A . 数据从RDX串行输入 , 从TXD串行输出 B . 数据从RDX串行输出 , 从TXD串行输入 C . 数据从RDX串行输入或输出 , 同步信号从TXD输出

D . 数据从TXD串行输入或输出 , 同步信号从RXD输出

58 . 一主程序中有一句LP : SJMP LP , 功能指令为等待中断 , 当发生中断且中断返回后 , D 。 A . 返回到主程序开始处 B . 返回到该句的下一条指令处

C . 返回到该句的上一条指令处 D . 返回到该句

59 . 一中断子程序的最后一句不是RETI而是RET , 中断返回后。 D

A . 返回到主程序中ACALL或LCALL的下一句 B . 返回到主程序中响应中断时一句的下一句 C . 返回到主程序开始处 D . 返回到0000H处

60 . 一主程序中有一句LP : SJMP LP , 功能指令为等待中断 , 在主程序中没有安排堆栈指针SP , 且中断子程序的最后一句不是RETI而是SJMP LP , 则执行完2次中断子程序后SP为。 C

A . 与原来值相同 B . 09H C . 08H D . 07H

61 . 外部中断源 (外部中断) 的向量地址为。 C

A . 0003H B . 000BH C . 0013H D . 002BH

62 . 8051单片机共有中断源。 B

A . 4 B . 5 C . 6 D . 7

63 . 对定时器控制寄存器TCON中的IT1和IT0位清0后 , 则外部中断请求信号方式为A 。 A . 低电平有效 B . 高电平有效 C . 脉冲上跳沿有效 D . 脉冲后沿负跳有效

64 . 单片机中PUSH和POP指令通常用来。 C

A . 保护断点 B . 保护现场 C . 保护现场恢复现场 D . 保护断点恢复断点

64、内部RAM中的位寻址区定义的位是给（ B ）。

A).位操作准备的 B).移位操作准备的 C).控制转移操作准备的 D).以上都对

65、对程序计数器PC的操作（ A ）。

A).是自动进行的 B).是通过传送进行的

C).是通过加1指令进行的 D).是通过减 1 指令进行的

66、假定设置堆栈指针SP的值为37H，在进行子程序调用时把断点地址进行堆栈保护后， SP的值为（ D ）。

A).36H B). 37H C).38H D).39H

67、在MCS-51单片机的运算电路中，不能为ALU 提供数据的是（ D ）。

A).累加器A B).暂存器 C).通用寄存器B D).状态条件寄存器PSW

68、边沿触发方式的外部中断信号是（ A ）有效。

A).下降沿 B).上升沿 C).高电平 D).低电平

69、MCS-51响应中断时，下面哪一个条件不是必须的（ B ）。

A).当前指令执行完毕 B).中断是开放的

C).没有同级或高级中断服务 D).必须有RETI指令

70、确定定时器/计数器工作方式的寄存器是（ B ）。

A).TCON B).TMOD C).SCON D).PCON

71、异步串行通信中，收发双方必须保持（ B ）。

A).收发时钟相同 B).停止位相同 C).数据格式和波特率相同 D).以上都正确

72、使累加器的最高位置1，其余位不变，可以用下面的（ A ）指令实现。

A). ORL A, #80H B). ANL A, #80H C). XRL A, #80H D). MOV A, #80H

73、在MCS-51单片机外扩展存储器芯片时，4个I/O口中用作地址总线的是（ B ）。

A). P0□ B). P0和P2□ C).P2和P3□ D).P2□

74、访问外部数据存储器时，不起作用的信号是（ C ）。

A).RD B).WR C).PSEN D).ALE

75、以下指令中，属于单纯读引脚的指令是（ C ）。

A). MOV P1, A B). ORL P1, #0FH C). DJNZ P1, LAB D). MOV C, P1.5

76、对程序存储器的读操作，只能使用（ C ）指令。

A). MOVX B).PUSH C). MOVC D).MOV

77、若MCS-51中断源都编程为同级，当它们同时申请中断时，CPU首先相应（ B ）

A).INT1 B).INT0 C).T1 D).T0

78、当MCS-51进行多机通讯时，串行接口的工作方式应选为（ D ）

A).方式0 B).方式1 C).方式2 D).方式2或方式3

79、MCS — 51 单片机复位后，从下列那个单元开始取指令：（ C ）

A .0003H B. 000BH .C、 0000H

80、对片外数据 RAM 单元读写数据须用：（ B ）

- A .MOV 指令
- B .MOVX 指令
- C .MOVC 指令

81、 MCS-51 的无条件转移指令中，其转移范围最大的是：（ A ）

- A. LJMP
- B. AJMP
- C. SJMP

82、 执行 MOV SP ， #30H 指令后，压栈从片内 RAM 哪单元开始：（ C ）

- A.2FH
- B. 30H
- C. 31H

83、 5? 以下指令中，哪条指令执行后使标志位 CY 清 0 ：（ C ）

- A. MOV A ， #00H
- B. CLR A
- C. ADD A ， #00H

84、 对 8031 而言，可作为普通 I/O 口使用的是：（ B ）

- A.P0 、 P2 □
- B. P1 、 P3 □
- C. P0 、 P1 、 P2 、 P3 □

85 下面那一段程序能准确地读取 P1 □ 引脚信号：（ B ）

- A. MOV A ， #00H ； MOV P1 ， A ； MOV A ， P1
- B. MOV A ， #0FFH ； MOV P1 ， A ； MOV A ， P1
- C.MOV A ， #0FFH ； MOV A ， P1
- D. MOV A ， #0FFH ； MOV A ， P1

86、 MCS — 51 单片机的四个并行 I/O 中，其驱动能力最强的是：（ A ）

- A. P0 □
- B. P1 □
- C. P2 □
- D. P3 □

87、 定时器 / 计数器工作于模式 2 ，在计数溢出时：（ B ）

- A.计数从零重新开始

A.1/12

B.计数从初值重新开始

C.计数停止

88、 T0 设置成计数方式时，外部引脚计数脉冲的最高频率应是晶振频率的：（ B ）

B. 1/24

C. 1/48

89、当晶振频率是 12MHz 时，MCS — 51 单片机的机器周期是：（ A ）

A. 1μs

B. 1ms

C. 2μs

D. 2ms

90、外部中断 INT0 的触发方式控制位 IT0 置 1 后，其有效的中断触发信号是：（ D ）

A.高电平

B.低电平

C.上升沿

D.下降沿

91、按键的机械抖动时间参数通常是：（ C ）

A.0

B. 5~10μs

C. 5~10ms

D. 1s 以上

92、N 位 LED 显示器采用动态显示方式时，需要提供的 I/O 线总数是：（ A ）

A. 8+N

B. $8 \times N$

C. N

93、一字节补码所表示的数值范围是：（ A ）

A. -128 ~ +127

B. -127 ~ +128

C. -128 ~ +128

94、以下哪一条指令的写法是错误的（ C ）。

A、MOV DPTR,#3F98H

B、MOV R0,#0FEH

C、MOV 50H,#0FC3DH

D、INC R0

95、以下哪一条指令的写法是错误的（ D ）。

A、INC DPTR

B、MOV R0,#0FEH

C、 DEC A

D、 PUSH A

96、以下哪一条指令的写法是错误的（ B ）。

A、MOV A,@A+DPTR

B、MOV R0,#FEH

C、CPL A

D、PUSH ACC

97、是非题：在51系列单片机的指令系统中，其加法、减法、乘法和除法必须有累加器A 的参与才能完成。 T

98、以下哪一条是位操作指令（ B ）。

A、MOV P0 , #0FFH

B、CLR P1.0

C、CPL A

D、POP PSW

99、以下哪一条是位操作指令（ B ）。

A、MOV P1 , #0FFH

B、MOV C,ACC.1

C、CPL A

D、POP PSW

100、以下哪一条是位操作指令（ B ）。

A、MOV P0 , #0FFH

B、SETB TR0

C、CPL R0

D、PUSH PSW

101.MCS—51单片机的复位信号是（ ）有效。

A.高电平

B.低电平

C.脉冲

D.下降沿

102.若MCS-51单片机使用晶振频率为6MHz时，其复位持续时间应该超过（ ）。

A.2μs

B.4μs

C.8μs

D.1ms

103.若PSW.4=0，PSW.3=1，要想把寄存器R0的内容入栈，应使用（ ）指令。

A.PUSH R0

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：
<https://d.book118.com/518007012121006074>