

【关键字】执行

华中师范大学网络教育学院

《汇编语言程序设计》练习测试题库

一 . 选择题（只有一个正确答案，填在题干前的括号里）

1. 一台完整的计算机系统包括_____。
 - A. 硬件系统和软件系统
 - B. 系统硬件和系统软件
 - C. 控制器、运算器、保存器、输入设备和输出设备
 - D. 操作系统、机器语言、汇编语言、高级语言
2. 汇编程序属于_____。
 - A. 硬件系统
 - B. 软件系统
 - C. 系统软件
 - D. 用户软件
3. 简单的汇编语言程序可以通过_____来建立
 - A. 连接程序
 - B. 调试程序
 - C. 汇编程序
 - D. 编辑程序
4. 8086 / 8088 微处理器包含有两个独立的部件_____和_____。
 - A. R 和 ALU
 - B. CS 和 IP
 - C. BIU 和 EU
 - D. CPU 和 I / O 设备

5. 进行汇编语言编程时, 设计者应该考虑一些基本的要求, 下列叙述不正确的是_____。
- A. 程序应该结构化
 - B. 程序应该执行速度快
 - C. 程序应该占用空间大
 - D. 程序应该简明、易读、易懂
6. 一个有 128 个字的数据区, 它的起始地址为 12ABH 00ABH 请给出这个数据区最末一个字单元的物理地址是_____。
- A. 5BH
 - B. 12B6BH
 - C. 59H
 - D. 12BFEH
7. 字符串 HOLL 的 ASCII 代码表示为_____。
- A. 4FH
 - B. 4D4D4FH
 - C. 4FH
 - D. 4D4D4FH
8. 如果内存中某一单元的物理地址是 20B4CH 那么它的逻辑地址是_____:
- A. IEA2H
 - B. IEB2H
 - C. IFA2H
 - D. IFB2H
9. 现有段地址和偏移地址为 1025H: 2AH 那么它所对应保存单元中的物理地址是_____。
- A. 1107AH
 - B. 4FH
 - C. 4FH
 - D. 1117AH
10. 一个有 16 个字的数据区, 它的起始地址是 1000H: 117AH 请指出这个数据区最末一个字单元的物理地址是_____。
- A. 111ACH
 - B. 11190H
 - C. 11198H

D.1119AH

11. 在机器内部操作中, CPU与存储器之间的任何信息交换使用的都是_____。

- A. 逻辑地址
- B. 物理地址
- C. 有效地址
- D. 相对地址

12. 十进制数-80 用 16 位补码表示是_____。

- A. FFBOH
- B. 8080H
- C. FF80H
- D. F080H

13. 设 (DS) =6789H, 偏移量为 84H, 该字节的物理地址是_____。

- A. 67974H
- B. 6873H
- C. 67914H
- D. 681DH

14. 在程序执行过程中, IP 寄存器中始终保存的是_____。

- A. 上一条指令的首地址
- B. 下一条指令的首地址
- C. 正在执行指令的首地址
- D. 需计算有效地址后才能确定地址

15. 一个 16 位相对偏移量的范围是_____。

- A. 0-65535
- B. 0000H-FFFFH
- C. 8000H-7FFFH
- D. 8000H-FFFFH

16. 与 BP 寄存器组合才能形成堆栈中物理地址的寄存器是_____。
- A. CS 寄存器
 - B. IP 寄存器
 - C. DS 寄存器
 - D. SS 寄存器
17. 在程序状态字寄存器 PSW 中, 作为记录指令操作结果的标志是_____。
- A. CF, OF, PF, AF, SF, ZF
 - B. CF, PP, ZF, SF
 - C. OF, DE, IF, SF, ZF, CF
 - D. 1F, DE, OF, CF
18. PSW 寄存器中共有_____位条件状态位, 有_____位控制状态位。
- A. 6、 3
 - B. 3、 6
 - C. 8、 4
 - D. 4、 8
19. 8086 / 8088 微处理器有_____地址线, 直接寻址内存空间的范围是_____。
- A. 10 条, 64KB
 - B. 20 条, 64KB
 - C. 16 条, 1MB
 - D. 20 条, 1MB
20. CPU 执行的指令将从代码段取得, 而用来给出当前代码段的代码段寄存器是_____。
- A. CS
 - B. DS
 - C. SS

D. ES

- 21 . 用 **CMP**指令判断无符号数 $A < B$ 时, 所用条件_____。
- A.CF=1
 - B.CF=0
 - C.SF=OF=1
 - D.SF=OF=0
- 22 . 在 8086/8088 中, 执行单步中断服务程序的第一条指令时, **TF**、**IF** 的状态为_____。
- A.TF=0, IF=0
 - B.TF=0, IF=1
 - C.TF=1, IF=0
 - D.TF=1, IF=1
- 23 . 在数据传送过程中, 不能直接与立即数进行传送的是_____。
- A. 通用寄存器
 - B.A 和 D 是正确的
 - C. 段寄存器
 - D.存储器
- 24 . 下面指令中不能完成 $BX + CX \rightarrow AX$ 的操作的是_____。
- A.MOV AX BX B.ADD BX , CX
 - ADD AX , CX MOV AX , BX
 - C.XCHG AX CX D.ADD AX , BX
 - ADD AX , BX ADD AX , CX
- 25 .AND DX, NUM AND 0FFABH上述指令中出现两个 **AND** 正确的解释是_____。
- A.均是逻辑运算符
 - B.均是指令助记符
 - C.前者是指令助记符, 后者为逻辑运算符
 - D.两个 **AND**操作均在程序执行时得到运算结果
- 26 . 指令代码的地址存放在寄存器_____中。
- A.DS和 SI
 - B.BX和 BP
 - C.ES 和 DI
 - D.CS和 IP
- 27 .Jump WORD PTR[SI] 指令实现的是_____。
- A.段内直接寻址
 - B.段内间接寻址
 - C.段间直接寻址
 - D.段间间接寻址
- 28 . 立即寻址方式中的立即数可以为_____位。
- A.8
 - B.9
 - C.16

D.8 和 16

29. 能充当间接寄存器寻址方式的寄存器是_____。

A.BX

B.AX

C.CX

D.DX

30. 能充当变址寻址方式的基址寄存器是_____。

A. SI

B. BH

C. CH

D. DH

31. 能充当相对变址寻址方式的位移量的位数是_____。

A.8

B.16

C.32

D.8 和 16

32. 段内直接寻址方式只改变_____寄存器的内容。

A.IP

B.CS

C.AX

D.BX

33. 段内间接寻址方式只改变_____寄存器的内容。

A.AX

B.BX

C.CX

D.IP

34. 段间直接寻址方式只改变_____寄存器的内容。

A.IP

B.CS

C.DS

D.IP 和 CS

35. 段间间接寻址方式只改变_____寄存器的内容。

A.IP

B.CS

C.DS

D.IP 和 CS

36. 段内直接寻址方式中的位移量是_____位。

A.8

B.16

C.32

D.8 和 16

37. 在寄存器相对寻址方式 $MOV AX[SI+DAT]$ 中, 偏移量 DAT 应是一个_____。

A. 原码

B. 补码

C. 反码

D. 移码

38. 在下述指令的表示中, 不正确的是_____。

A. $MOV AX NUM[BX]$

- B. MOV AX [BX]NUM[S1]
 - C. MOV AX [BX+BP+NUM]
 - D. MOV AX NUM[BP+D1]
39. 下列指令执行时出错的是_____。
- A. ADD BUF1 BUF2
 - B. JMP DWORD PTR DAT[BX]
 - C. MOV AX[BX+D]NUM
 - D. TEST AL 08H
40. 指令 JMP DWORD PTR[SI][BX]属于_____寻址。
- A. 寄存器间接寻址
 - B. 相对基址变址寻址
 - C. 段内转移直接寻址
 - D. 段间转移间接寻址
41. 下述对 PSW寄存器中标志位不产生影响的指令是_____。
- A. JMP NEXT
 - B. TEST AL 80H
 - C. SHL AL 1
 - D. INC SI
42. 下述对 PSW寄存器中标志位产生影响的指令是_____。
- A. LOOP DON
 - B. NOT AX
 - C. NEG AX
 - D. XLAT BUF
43. 进行两个补码整数 9CH和 7AH相加运算后, 会产生_____。

- A. 无溢出且无进位
 - B. 无溢出但有进位
 - C. 有溢出且有进位
 - D. 有溢出但无进位
44. 从键盘输入一个十进制数 3042, 它所对应的非压缩型 BCD 码的存储形式是_____。
- A. 03, 00, 04, 02
 - B. 02, 04, 00, 03
 - C. 33, 30, 34, 32
 - D. 32, 34, 30, 33
45. 累加器 AL 中的内容为 74H, 执行 CMP AL 47H 指令后, 累加器 AL 中的内容为_____。
- A. 2DH
 - B. 0D3H
 - C. 74H
 - D. 00H
46. 已知(A_X)=1234H, 执行下述三条指令后, (A_X)= _____。
- MOV BX, AX
 - NEG BX
 - ADD AX, BX
- A. 1234H
 - B. 0EDCCH
 - C. 6DCCH
 - D. 0000H
47. 执行 IMUL 指令时, 如果乘积的高一半不是低一半的符号扩展, 则()。
- A. CF=0, OF=0

- B. CF=0, OF=1
 - C. CF=1, OF=0
 - D. CF=1, OF=1
48. 若(DS)=2000H, (BX)=0050H (20050H); 12H, (20051H)=34H, 执行 MOV AX[BX]指令后, AX寄存器中的内容是_____。
- A.(AX)=0050H
 - B.(AX)=0012H
 - C.(AX)=1234H
 - D. (AX)=3412H
49. 下列描述不正确的是_____。
- A. 执行指令 XOR AX AX后不会改变累加器原有的内容
 - B. 执行指令 TEXT AX8000H后, 不会改变加器原有的内容
 - C. 执行指令 AND AX 0FFPFH后, 不会改变累加原有的内容
 - D. 执行指令 OR AX 0000H后, 不会改变累加器原有的内容
50. 指出下列指令正确的是_____。
- A. MOV AX 12H
 - B. ADD ADRI ADR2
 - C. INC [BX]
 - D. XOR AX [CX]
51. 以下指令中不是逻辑运算指令的是_____。
- A.XOR
 - B. NOT
 - C.OR
 - D. CWD

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/538043045042006024>