复习题 1

● 判断指令是否正确

1. MOV AH,BX (F)
2. INC AL (T)
3. MOV DS,BP (F)
4. XCHG AX, 1000H (F)
5. POP AL (T)
6. MOV AL,10H (T)
7. NOT CX,AX (F)
8. PUSH AL (T)
9. MOV DS, SS (F)
10. POP CS (F)
11. SBB CL,280 (F)
12. MOV CS,AX (F)
13. MOV [BX],[SI] (F)
14. MOV 2BH,AL (F)
15. SHR [BX][DI],4 (F)

● 选择题

1. 已知 80486 微处理器有 32 位地址线,能直接访问存储器的容量是(B)。

A. 2MB B. 32MB

C. 4GB D. 64GB

2. 下列数中最大的数是 (D)。

A. 26H B. 67D

C. 1010011B D. 1011111B

3. 设（BL）=78H，执行指令“ADD BL，53H”后（BL）=(C)。

A. ABH B. BCH C. CBH D. 53H

4. 8 位原码表示的范围是 (A)。

A. －127 -- +127 B.-128 -- +127 C. 0 -- +128 D.-127 -- +128

5. 将 5628H: 1235H 逻辑地址转换为物理地址是 (A)。

A. 574B5H　　B. 574A5H　　C.15678H　　D.0123DH

6. 默认的与段地址寄存器SS相结合的偏移地址寄存器是（　D　）。

A. DI　　B. SP　　C. IP　　D. SI

7. 微型计算机包括（　A　）。

A. 硬件和软件　　B.主机和外设

C. 运算器和控制器　　D. 微处理器、系统控制器、存储器和输入输出接口

8. 当出现进位，结果为负时，CF和SF标志位正确的是（　D　）。

A.CF=0　SF=0　　B. CF=1　SF=0　　C. CF=0　SF=1　　D. CF=1　SF=1

当出现进位，结果为溢出时，CF和SF标志位正确的是（　D　）。

A.CF=0　OF=0　　B. CF=1　OF=0　　C. CF=0　OF=1　　D. CF=1　OF=1

9. 下列存储器中，（　C　）是易失性存储器。

A. CMOS　　B. MROM　　C. SRAM　　D. PROM

10. 设（BX）=3879H，执行指令“MOV BX，9087H”后（BX）=（　C　）。

A. 3978H　　B.7983H　　C. 9087H　　D. 8790H

11. 把汇编语言源程序翻译成机器语言目标程序的过程称为（　C　）。

A. 翻译　　B. 翻译　　C. 汇编　　D. 汇编程序

12. 指令“MOV AL，NOT 0F0H”汇编的结果是（　A　）。

A. MOV AL，0FH　B. MOV AL，0F0H　C. MOV AL，FFH　D. MOV AL，00H

13. 80386微处理器的存储器管理方式有（　D　）。

A.实地址　　B. 保护虚地址　　C. 虚拟86　　D. 前三项均是

14. 输入输出指令只能使用（　C　）接收或发送信息。

A. 计数寄存器　B. 基址寄存器　C. 累加器　　D. 数据寄存器

15. 主存和CPU之间增加高速缓存的目的是（　A　）。

A. 解决CPU和主存之间的速度匹配问题　　B.扩大存容量

C. 既扩大内存容量，又提高存取速度　　D.解决CPU与外存之间速度匹问题

16. 8位补码表示的范围是（　B　）。

A. －127 -- +127　　B.-128 -- +127

C. 0 -- +128　　D.-127 -- +128

17. 下列关于中断的叙述不正确的是（　A　）。

A. 中断是硬件或软件激发的一次调用，中止当前执行的程序而调用一个过程。

B. 设置中断系统不是为了解决微处理器和外设之间的工作速度不匹配的矛盾。

C. 中断系统包括实现中断的硬件逻辑和实现中断功能的指令。

D. 利用中断系统可以实现分时操作、实时处理、故障处理和多处理器处理等功能。

18. 默认的与段地址寄存器 ES 相结合的偏移地址寄存器是（ C ）。

A. IP　　B. SP　　C. DI　　D. SI

19. 下列存储器中，（ B ）是非易失性存储器。

A. SRAM　　B. MROM　　C. DRAM　　D. SDRAM

20. 微处理器包括（ C ）。

A. 硬件和软件　　B. 主机和外设

C. 运算器和控制器　　D. 系统控制器、存储器和输入输出接口

● 填空题

1. 微机总线按功能分为 数据总线 、地址总线和控制总线。

2. 汇编语言能识别的数据有常数、变量和 标号 。

3. 汇编语言的程序结构有顺序结构、 分支结构 和循环结构。

4. 指令是由 操作码 和操作数两个字段组成的。

5. 二进制数的基数 R= 2 ，二进制数 110101B 最高位的权是 2^5 。

6. 常用的机器数表示方法有原码、反码、 补码 和移码。

7. 内存储器按功能不同分为系统程序存储器、主存储器、高速缓存和 CMOS 存储器 。

8. 使用奇校验，11110101B 的校验码是 111110101 。

9. 使用偶校验，10110011B 的校验码是 110110011 。

10. 用单条指令完成下列操作:

（1）把 78H 传送给 BL 寄存器　　MOV BL，78

（2）给 AX 寄存器加上 2591H，结果存入 AX　　ADD AX，2591

（3）使 BX 寄存器的高 4 位为 0，其余位不变　　AND BX，0FH

11. 写出下列指令目的操作数的寻址方式。

（1） MOV BL，[3000H]　　直接

（2） ADD AX，2345H　　立即

（3） MOV AX，[BP]　　寄存器间接

12.实现中断的硬件逻辑和实现中断功能的指令，通称为 中断系统 。

13.中断分为 内中断 、非屏蔽中断、外中断和 软中断 四种。

14.输入输出指令只能使用累加器 接收或发送信息。

15.汇编语言源程序的最基本单位是汇编语句，基本的汇编语句有 指令性语句 ， 指示性语句 和宏指令语句。

16. 在程序运行过程中，根据判断结果改变其执行顺序的程序称为 分支程序 。

17. 数－1100101B 用 8 位二进制补码来表示为 10011011 。

18. 循环程序通常有三部分组成：初始化部分， 循环体 和结束处理部分。

19. 汇编语言的语句结构：[名字] 操作码 [操作数] [注释]，其中 操作码 是不可缺省的。

20. 在汇编实验过程中，要经过编辑，汇编， 连接 和调试四个步骤。

● 分析题

1.画图说明下列语句分配的存储空间及初始化数据值。

BYTE_VAR　DB　20H, 2 DUP(2,2DUP(15))

20H
02H
01H
05H
01H
05H
02H
01H
05H
01H
05H

RESULT　　DB　30H ,2 DUP（1，5，2DUP（2，3））

30H
01H
05H

02H
03H
02H
03H
01H
05H
02H
03H
02H
03H

2. 按要求完成转换:

1 将十进制数-99 用 8 位二进制补码表示（写出过程）

-99 的原码为：11100011　反码为 10011100　补码为 10011101

将十进制数-69 用 8 位二进制补码表示（写出过程）

-69 的原码为：11000101　反码为 10111010 补码为 10111011

3. 分析下列程序，画出此段程序的流程图。

```
        ┆
DATA1   DB   300   DUP（？）
DATA2   DB   300   DUP（？）
        ┆
        ┆
        ┆
MOV  CX，100
MOV  BX，200
MOV  SL，0
MOV  DI，0
NEXT:  MOV  AL，DATA1[BX][SI]
MOV  DATA2[DI]，AL
INC   SI
INC   DI
LOOP  NEXT
        ┆
        ┆
        ┆
```

4.在下列程序中，注释各指令所完成的操作及在程序段中的作用。

两个存储单元之间交换源程序

```
.MODEL     AMALL    ;
.STACK     20H            ;
.DATA                     ;
```

```
DATA1   DW          2000H           ;
DATA2   DW          3000H           ;
.CODE                               ;
.STARTUP                            ;
LDS     SI,DATA1            ;
MOV     DI,OFFSET  DATA2    ;
MOV     BX,[SI]                     ;
MOV     CX,[DI]                     ;
MOV     [SI],CX                     ;
MOV     [DI],BX                     ;
.EXIT 0                                 ;
                END
```

复习题 2

绪论

1. 计算机分哪几类?各有什么特点?

2. 简述微处理器、微计算机及微计算机系统三个术语的内涵

3. 80X86 微处理器有几代?各代的名称是什么?

微处理器结构及微计算机的组成

1．8086 是多少位的微处理器？为什么？

2. EU 与 BIU 各自的功能是什么?如何协同工作?

3. 8086／8088 微处理器内部有那些寄存器，它们的主要作用是什么?

4.8086 对存储器的管理为什么采用分段的办法?

5．给定一个存放数据的内存单元的偏移地址是 20COH，(DS)理地址。

6．8086／8088 为什么采用地址／数据引线复用技术?

7．8086 与 8088 的主要区别是什么?

8．怎样确定 8086 的最大或最小工作模式?最大、最小模式产生控制信号的方法有何不同?

9．8086 被复位以后，有关寄存器的状态是什么?微处理器从何处开始执行程序?

10．8086 基本总线周期是如何组成的?各状态中完成什么基本操作?

11．结合 8086 最小模式下总线操作时序图，说明 ALE、M／IO#、DT／R#、RD#、READY 信号的功能。

13．8086 中断分哪两类?8086 可处理多少种中断?

14．8086 可屏蔽中断请求输入线是什么?“可屏蔽”的涵义是什么?

15．8086 的中断向量表如何组成?作用是什么?

16．8086 如何响应一个可屏蔽中断请求?简述响应过程。

17．什么是总线请求?8086 在最小工作模式下，有关总线请求的信号引脚是什么?

18.“8086 执行了一个总线周期”是指 8086 做了那些可能的操作？基本总线周期如何组成？在一个典型的读存储器总线周期中，地址信号、ALE 信号、RD#信号、数据信号分别在何时产生？

8086 指令系统及寻址方式

1．根据下列要求编写一个汇编语言程序：

(1)代码段的段名为 COD_SG

(2)数据段的段名为 DAT_SG

(3)堆栈段的段名为 STK_SG

(4)变量 HIGH_DAT 所包含的数据为 95

(5)将变量 HIGH_DAT 装入寄存器 AH，BH 和 DL

(6)程序运行的入口地址为 START

2．指出下列程序中的错误：

```
STAKSG    SEGMENT
              DB 100DUP(?)
STA_SGENDS
DTSEG    SEGMENT
DATAl     DB    ?
DTSEG    END
CDSEG    SEGMENT
MAIN       PROC    FAR
START：  MOV       DS，DATSEG
              MOV       AL,34H
              ADD       AL,4FH
              MOV       DATA,AL
START     ENDP
CDSEG     ENDS
```

END

3．将下列文件类型填入空格：

(1) .obj　(2) .exe　(3) .crf　(4) .asm　(5) .lst　(6) .map

编辑程序输出的文件有_____；

汇编程序输出的文件有_____；

连接程序输出的文件有_____。

4．下列标号为什么是非法的?

(1) GET.DATA　　(2) 1_NUM　　(3) TEST-DATA

5．下面的数据项定义了多少个字节?

DATA_1　DB 6　DUP(4 DUP(0FFH))

6．对于下面两个数据段，偏移地址为 10H 和 11H 的两个字节中的数据是一样的吗?为什么?

```
DTSEG   SEGMENT          DTSEG   SEGMENT
ORG             10H      ORG             10H
DATAN   DB      72H      DATA1   DW      7204H
        DB      04H                      ENDS
DTSEG   ENDS
```

7．下面的数据项设置了多少个字节?

(1)ASC_DATA　DB　‘1234’　　(2) HEX_DATA　DB　l234H

8．执行下列指令后，AX 寄存器中的内容是什么?

TABLE　DW　10，20，30，40，50

ENTRY　DW 3

MOV　　BX，OFFSET TABLE

ADD　　BX，ENTRY

MOV　　AX，[BX]

9．指出下列指令的错误：

(1) MOV　AH，BX

(2) MOV　[SI]，[BX]

(3) MOV　AX，[SI][DI]

(4) MOV　AX，[BX][BP]

(5) MOV　[BX]，ES：AX

(6) MOV　BYTE　PTR[BX]，1000

(7) MOV　AX，OFFSET [SI]

(8) MOV　CS，AX

10.　DATA　SEGMENT

TABLE_ADDR　DW　1234H

DATA　ENDS

MOV　BX，TABLE_ADDR

LEA　BX，TABLE_ADDR

请写出上述两条指令执行后，BX 寄存器中的内容。

11. 设(DS)=1B00H，(ES)=2B00H，有关存储器地址及其内容如下图所示，请用两条指令把 X 装入 AX 寄存器。

1B00:2000H	8000H
1B00:2002H	2B00H
	.
	.
2B00:8000H	X

12．假如在程序的括号中分别填入指令：

(1)LOOP　L20　(2)LOOPNE　L20　(3)LOOPE　L20

试说明在三种情况下，当程序执行完后，AX、BX、CX、DX 四个寄存器的内容分别是什么?

```
TITLE　EXLOOP.COM
CODESG　SEGMENT
　　ASSUME　CS:CODESG,　DS:CODESG,　SS:CODESG
　　ORG　100H
BEGIN：　MOV　AX，01
　　MOV　BX，02
　　MOV　DX，03
　　MOV　CX，04
```

```
L20：        INC      AX
             ADD      BX，AX
             SHR      DX，1
             (                )
             RET
CODESG   ENDS
             END      BEGIN
```

13. 假设(CS)=3000H, (DS)=4000H, (ES)=2000H, (SS)=5000H, (AX)=2060H, (BX)=3000H, (CX)=5, (DX)=0, (SI)=2060H, (DI)=3000H, (43000H)=0A006H, (23000H)=0B116H,(33000H)=0F802H, (25060)=00B00H, (SP)=0FFFEH, (CF)=1, (DF)=1，请写出下列各条指令单独执行完后，有关寄存器及存储单元的内容，若影响条件码请给出条件码SF、ZF、OF、CF的值。

(1) SBB AX，BX　　(2) CMP AX,WORD PTR[SI+OFA0H]

(3) MUL BYTE PTR[BX]　　(4)AAM

(5)DIV BH　　(6)SAR AX，CL

(7))XOR，AX, OFFE7H　　(8)REP STOSB

(9)JMP ，WORD PTR[BX]　　(10)XCHGAX，ES：[BX十SI]

汇编语言程序设计基础

1．试编写一个汇编语言程序，要求对键盘输入的小写字母用大写字母显示出来。

2．编写程序，比较两个字符串STRINGl和STRING2所含字符是否完全相同，若相同则显示 “MATCH"，若不同则显示"NOMATCH"。

3．试编写程序，要求从键盘输入3个16进制数，并根据对3个数的比较显示如下信息：

(1)如果3个数都不相等则显示0；

(2)如果3个数中有2个数相等则显示2；

(3)如果3个数都相等则显示3。

4. 分析下列程序的功能，写出堆栈最满时各单元的地址及内容。

```
SSEG      SEGMENT    'STACK' AT 1000H    ；堆栈的段地址为1000H
          DW         128 DUP(?)
TOS       LABEL      WORD
SSEG      ENDS
```

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：https://d.book118.com/656203205123010155