

福师 1203 考试批次《计算机原理与接口技术》

复习题及参考答案一

一、单项选择题(在每小题的四个备选答案中，选出一个正确的答案，并在本题答题卡的相应栏中打” √”。每小题 1 分，共 20 分)

1. 完成将 AX 清零，而且使 CF 清零，没有这些功能的指令是()。

A.SUB AX, AX B.AND AX, 0 C.XOR AX, AX D.MOV AX, 0

2. 保存各逻辑段的起始地址的寄存器是()

A.通用寄存器 B.数据寄存器 C.指针寄存器 D.段寄存器

3. DEC BYTE PTR[BX]指令中的操作数的数据类型是()

A.四字 B.双字 C.字节 D.字

4.8086CPU 在进行读内存操作时，控制信号 $M/\overline{IO}$ 和 $DT/\overline{R}$ 是()

A.0, 0 B.0, 1 C.1, 0 D.1, 1

5. 在计算机中，按先进后出方式工作的存储空间是()。

A. 存储器 B. RAM C. ROM D. 堆栈

6. 已知 DS=12A0H, ES=22A0H, SS=33A0H, BP=0174H, 指令

MOV AX, ES: [BP] 源操作数的物理地址是()。

A.12A074H B.22B74H C.33B74H D.12B74H

7. 计算机中地址的概念是内存储器各存储单元的编号，现有一个 32KB 的存储器，用十六进制对它的地址进行编码，则编号可从 0000H 到()H。

A. 32761 B. 7FFF C. 8FFF D. 6FFF

8. 当 8086CPU 采样到引脚 READY=0, 则 CPU 将()

A.执行停机指令 B.插入等待周期
C.执行空操作指令 D.重新发送地址码

9. CPU 和主存之间的高速缓存 Cache 的主要作用是()。

A. 提高 CPU 的工作速率 B. 扩大主存容量
C. 提高 CPU 访问外存的速度 D. 提高 CPU 访问主存的等

效速度

10. 计算机能直接识别并执行的语言是()

A.汇编语言 B.机器语言 C.高级语言 D.低级语言

11、 计算机的外部设备必须经过()来与 CPU 相连。

A. 系统总线 B. 数据线 C. 接口电路 D. 微处理器

12、 记数/定时器 8253, 在初始化时写入的二进制最大数的初值是()

- A. 0000H
- B. 7FFFH
- C. 8000H
- D. FFFFH

13、 8259A 在 PC 机系统中使用两片级联时候，从片的 INT 端连主片的（ ）端，外部中断从扩张操上 IRQ9 进入从片的（ ）端。

- A. IR1,IR1
- B. IR1,IR2
- C. IR2,IR2
- D. IR2,IR1

14、 以下关于中断系统说法不正确的是（ ）。

- A. 不同的微机系统其中断系统各不相同，但其基本功能是一致的
- B. 实现中断功能的软件系统称为中断系统
- C. 中断系统实现中断优先级管理功能
- D. 中断系统实现中断嵌套功能

15、 在进入 DMA 工作方式之前，DMA 控制器被当作 CPU 总线上的一个（ ）

- A. I/O 设备

B. I/O 接口

C. 主处理器

D. 协处理器

16、 以下关于 DMAC 的基本功能说法错误的是()。

A. 能接受外设的 DMA 请求,并向 CPU 发出总线请求信号

B. 在获得总线控制权后能控制总线

C. DMA 传送时能向内存和接口发送地址信号,读/写信号在向 CPU 发出请求 后,CPU 进行地址修改和 DMA 传送控制

D. DMA 传送结束时向 CPU 发出结束信号

17、 平常所使用的光盘经过()接口与微机相连。

A. 通信接口

B. 输入接口

C. 输出接口

D. 外存接口

18、 CPU 经过接口与外设交换信息实际上是与接口中的()交换信息。

A. 寄存器

B. 缓冲器

C. 读写控制逻辑

D. 信号转换器

19、 波特率是指单位时间内传送() 进制数据的位数。

A. 2

B. 8

C. 10

D. 16

20、 串行异步数据传送时，如果格式规定 8 位数据位，两为停止位，则一组异步数据共有(位。

A. 8

B. 10

C. 11

D. 12

二、 填空题(每空 2 分，共 26 分)

1.总线指_____。

2. 在用 DEBUG 调试程序时，要查看当前代码段中从 270H 地址开始的程序的命令是：_____。

3. 8086实模式下，堆栈操作以_____为单位；数据进栈，栈顶向_____(大/小) 地址方向浮动。

4.变量 VAL1 DB 0,2 DUP(3,4),7,8 汇编后生成的数据依次是：

_____。

5.若一个十进制数的 BCD 码为 10000110, 则该数是(_____)。

6. 常将运算器和控制器两部分统称为_____。

7. $(2D7)_{16} = (\quad)_8 = (\quad)_{10}$ 。

8.当取指令时, 8086 会自动选择_____值作为段基值, 再加上_____提供的偏移量形成物理地址。

9. 闪速存储器特别适合于_____和_____微型计算机系统, 被誉为_____而成为代替磁盘的一种理想工具。

三、 完善程序(段) (每空 3 分, 共 21 分)

1. 下面的程序完成在 VAL 开始的若干单字节有符号数的累加, 结果存入字类型变量 SUM 中。请完善程序。

DAT SEGMENT

VAL DB 23H, -3AH, ..., 6CH

CNT EQU \$-VAL

SUM DW 0

DAT ENDS

MYCD SEGMENT

ASSUME CS: MYCD, DS: DAT

START: PUSH DS

PUSH AX

MOV AX, DAT

MOV DS, AX

LEA SI, VAL

MOV CX, CNT

XOR DX, DX

NEXT: MOV AL, [SI]

ADD DX, AX

INC SI

MOV SUM, DX

RET

MYCD ENDS

END START

2. DBY DB 72H, 83H, 5AH, 94H, 61H

... ..

MOV CL, DBY

AND CL, 0FH

MOV AL, DBY +2

SHR AL, CL

上述指令序列执行后, AL=_____, CL=_____。

四、程序设计与接口应用(第1题10分,第2题23分,共33分)

1. 编写程序,完成将 YB 中 10 个字节的压缩型 BCD 码拆成非压缩型 BCD 码,顺序存放在 FB 中。

DAT SEGMENT

YB DB 21H,73H,90H,48H,

FB DB 20 DUP(?)

DAT ENDS

2. 如下图,是打印机时序和接口电路。如(a)图所示,数据送到打印机的数据线 DATA 上,当打印机不忙时(BUSY=0)时,用 STB#=0 把数据输入打印机中。请完成:①用地址 A0-A7 译码,使 8255 的 A、B、C 和控制口地址分别为 2CH、2DH、2EH、2FH。请把图中的 74LS138 译码器接入(需要时可添加所需的门电路);②若 8255 的 A 口以方式 0 做为数据端口,主机经过 C 口查询的方式向打印机输出字符,请把图(b)中已标出的需要连接的信号

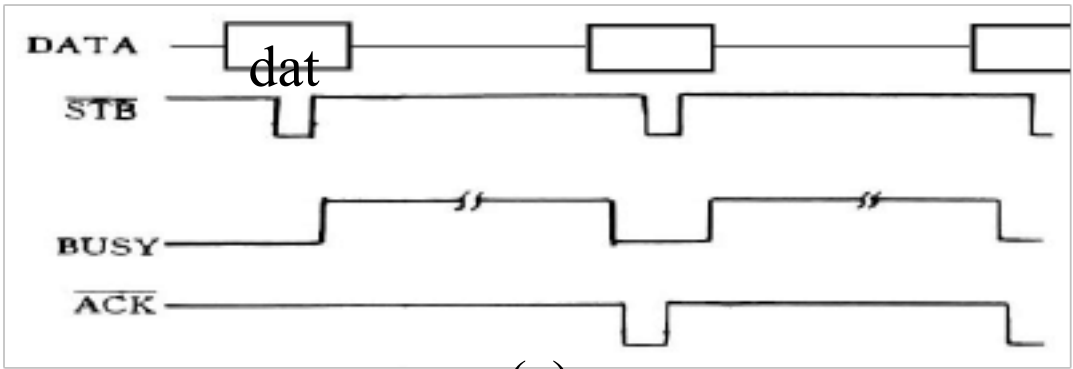
连接成完整的接口电路（需要时可添加所需的信号线）；③写一程序，初始化 8255,并把 STR 开始的字符串输出到打印机。
(4+4+15=23)

```
DAT  SEGMENT

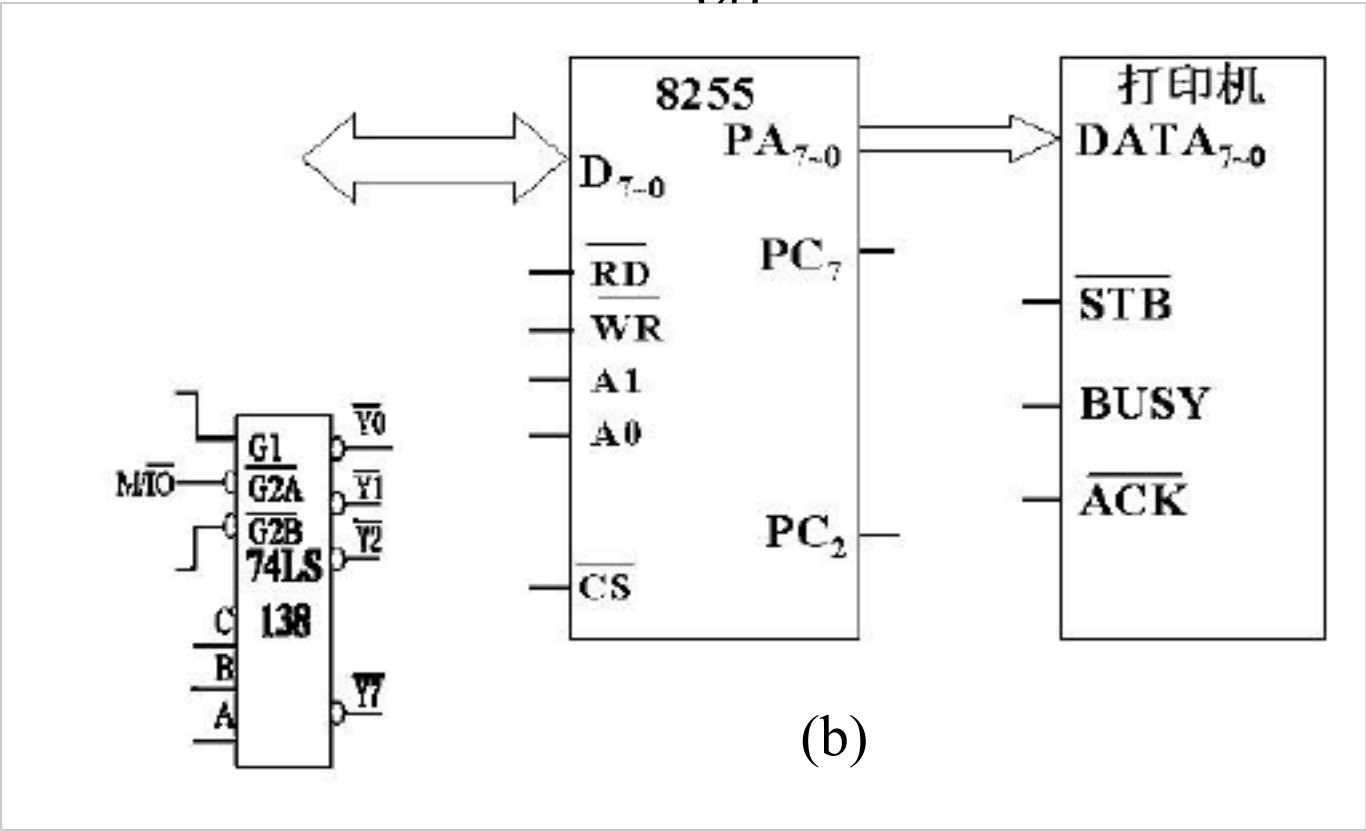
STR  DB  'Some old people are ... '

      NN = $-STR

DAT  ENDS
```



(a)



(b)

一、 选择题

1—10 : D C C C D D B B D B

11—20 : C A D B B C D A A D

二、 填空题

1、 各部件之间信息的公共通道

2、 d 100

3、 字 小

5、 86

6、 中央处理器 CPU

7、 13270 B

8、 CS SS

9、 输入编码(或输入码) 内码(或机内码) 字模码

10、 便携式 固态硬盘

三. 完善程序(段)

1、 汇编语言基本语句,参考课件第五章第一节。

2、 汇编语言基本语句,参考课件第五章第三节。

程序设计与接口应用

1.答：此题考察汇编语言基本指令的应用，主要思路如下：依次取出 STR 中的字符，每一个与 A 的 ASII 码对比来判断是否为数字符号，如果是数字 NCOT 加 1。

请参照课件第七章汇编程序设计。

2. 此题考察微型计算机程序设计，请参照课件第八章输入输出程序设计。

福师 考试批次 《计算机原理与接口技术》

复习题及参考答案二

一、 单项选择题（ 在每小题的四个备选答案中，选出一个正确的答案，并在本题答题卡的相应栏中打” √”。每小题 1 分，共 20 分）

1. 存储器操作数的有效地址直接取自一个基址或变址寄存器的寻址方式属于()。

A. 直接寻址 B. 寄存器间接寻址 C. 基址寻址 D. 变址寻址

2. 当 8086CPU 进行 I/O 写操作时应满足的引脚关系为()。（#

A. M/IO#=1,WR#=0

B. M/IO#=1,WR#=1

C. M/IO#=0,WR#=0

D. M/IO#=0,WR#=1

3. 立即寻址的指令直接给出操作数,即指令机器码的最后()个字节就操作数。

A. 6

B. 4

C. 1~2

D. 3

4. 已知 SP=2110H, 执行 POP AX 后, SP 寄存器的值是()。

A. 210EH

B. 2112H

C. 210FH

D. 2111H

5. 下面的 XCHG 指令中,语法正确的是()。

A. XCHG AL, DS

B. XCHG AL, [BX]

C. XCHG AL, 0FH

D. XCHG BUF1, BUF2

6. CPU 主要包括()。

A. 控制器

B. 运算器和主存

C. 控制器、 ALU 和主存

D. 控制器、 运算器、 cache

7. 以下四种类型指令中,执行时间最长的是()。

A. RR 型

B. SS 型

D. RS 型

8. 下列()属于应用软件。

A. 编译系统

B. 连接程序

C. 文本处理

D. 操作系统

9. 在主存和 CPU 之间增加 cache 存储器的目的是()。

A. 解决 CPU 和主存之间的速度匹配问题

B. 增加内存容量,同时加快存取速度

C. 提高内存可靠性

D. 增加内存容量

10. 在指令的地址字段中,直接指出操作数本身的寻址方式,称为()。

A. 隐含寻址

B. 寄存器寻址

C. 直接寻址

D. 立即寻址

11. 某单片机的系统程序,不允许用户在执行时改变,则能够选

) 作为存储芯片。

A. SRAM

B. cache

C. 辅助存储器

D. 闪速存储器

12. 设变址寄存器为 X , 形式地址为 D , (X) 表示寄存器 X 的内容, 这种寻址方式的有效地址为 ()。

A. $EA=(X)+(D)$

B. $EA=((X)+(D))$

C. $EA=(X)+D$

D. $EA=((X)+D)$

13. 下述 I/O 控制方式中, 主要由程序实现的是 ()。

A. PPU(外围处理机)方式

B. 通道方式

C. 中断方式

D. DMA 方式

14. 系统总线中地址线的功能是 ()。

A. 用于选择主存单元地址

B. 用于选择进行信息传输的设备

I/O 设备接口电路的地址

D. 用于选择外存地址

15. 多处理机实现()级的并行。

A. 指令

B. 任务或过程

C. 作业或程序

D. 指令内部

16. 从器件角度看, 计算机经历了四代变化。但从系统结构看, 至今绝大多数计算机仍属于()型计算机。

A. 冯.诺依曼

B. 实时处理

C. 智能

D. 并行

17. 关于运算器的描述, ()是正确的。

A. 只做算术运算

B. 既做算术运算又做逻辑运算

C. 只做逻辑运算

D. 只做加法

18. EPROM 是指()。

- A. 只读存储器
- B. 闪速存储器
- C. 光擦除可编程只读存储器
- D. 读写存储器

19.常见的虚拟存储系统由()两级存储器组成,其中辅存是大容量的磁表面存储器。

- A. 主存—辅存
- B. cache—辅存
- C. 通用寄存器—主存
- D. cache—主存

20.二地址指令中,操作数的物理位置不能够安排在()。

- A. 两个主存单元
- B. 一个主存单元和一个通用寄存器
- C. 两个通用寄存器
- D. 栈顶和次栈顶

二、 填空题(每空 2 分,共 26 分)

1. 8253 有()种工作方式,其中方式()称为方波发生器。

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/818071003124006132>