

预览 - 收藏 - 关注

考点课堂 素材精粹

第十版

依据考试大纲 总结命题规律

辅导备考策略 历年考题详析

梳理考试要点 总结核心知识

筛选最新考点 拓展解题思路

精编典型习题 积累备考经验

全真模拟测试 预测考试趋势

注：下载前请仔细阅读资料，以实际预览内容为准

目 录

2015 年河北大学《839 数字电路》考研真题.....

4

2016 年河北大学《839 数字电路》考研真题.....

8

2017 年河北大学《839 数字电路》考研真题.....

12

2018 年河北大学《839 数字电路》考研真题.....

16

2019 年河北大学《839 数字电路》考研真题.....

20

2015 年河北大学《839 数字电路》考研真题

河北大学 2015 年硕士研究生入学考试试卷

卷别: [A]

适用专业	考试科目代码	考试科目名称
环境工程、物理电子学	839	数字电路

特别声明: 答案一律答在考点提供的答题纸上, 答在本试卷纸及其他纸上无效。

一、填空题: (每空 2 分, 共 20 分, 答案一律写在答题纸上, 否则无效)

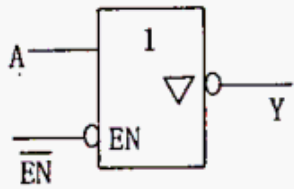
(一) 实现线与非的逻辑关系应采用_____门, 实现数据总线分时复用采用_____门。

(二) $(127)_{10} = (\text{_____})_{8421BCD} = (\text{_____})_2$

(三) 正逻辑“与”门等同于负逻辑的_____门。_____实现的正负逻辑关系相同。

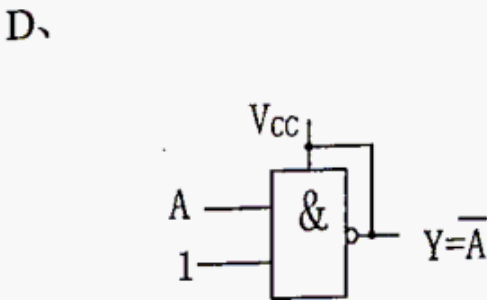
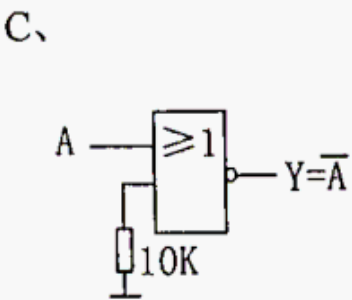
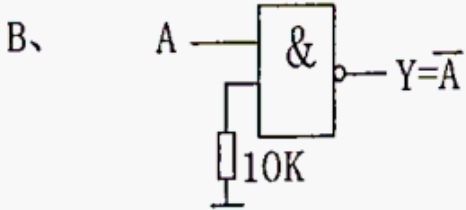
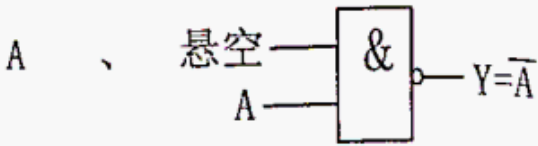
(四) 在数字逻辑电路中, MOS 管主要工作在_____和_____两种状态。

(五) 如图所示: 当 $\overline{EN}=1$ 时, $Y=\text{_____}$,
当 $\overline{EN}=0$ 时, $Y=\text{_____}$



二、单项选择题: (每空 3 分, 共 30 分, 答案一律写在答题纸上, 否则无效)

(一) 图示均为 CMOS 门电路, 要实现相应表达式的逻辑功能, 电路连接正确的为: ()



以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/836022140230010143>