

单片机应用技术考试试题(1)

一、填空题 (每空 1 分, 共 20 分)

1. MCS-51 是指单片机的 (系列号) 号, 8031、8051 是指单片机的 (型) 号。
2. MCS-51 共有 (111) 条指令, 可分为几种不同的寻址方式。如: MOV A, Ri
属于 (寄存器间接) 寻址方式, MOV C, bit 属于 (位) 寻址方式。
3. 单片机 (计算机) 在进行 (有符号) 运算的情况下应使用补码。
4. 单片机位寻址区的单元地址是从 (20H) 单元到 (2FH) 单元, 若*位地址是 09H, 它在单元的地址应该是 (21H)。
5. 转移指令与调用指令的相同点是两种指令都是通过改变程序计数器 PC 的内容来实现转移的; 不同点是, 当执行调用指令时, 它不仅能转移到*一指定地址处, 而且当子程序执行到 (RET) 指令后, 它能自动返回到 (调用指令的下一条) 指令处, 而普通转移指令 (不) 能返回。
6. 8031 有两个 16 位可编程定时/计数器, 其中定时作用是指对单片机 (对内部 $f_{osc}/12$) 脉冲进行计数, 而计数器作用是指对单片机 (外部) 脉冲进行计数。

7. 当 P1 口做输入口输入数据时, 必须先向该端口的锁存器写入 (FF), 否则输入数据可能出错。
8. 堆栈指针 SP 的内容将始终指示 (堆栈的栈的栈顶), 当单步执行了调用指令 LCALL addr16 后 SP 的内容将 (不会) 改变。
9. 由于执行每条指令都要占用 CPU 的时间, 因此采用循环结构并多次重复执行*些指令可实现软件延时。而硬件延时一般是采用单片机的 (定时/计数器) 再通过软件编程来实现。
10. 单片机串行通信时, 若要发送数据, 就必须将要发送的数据送至 (SBUF) 单元, 若要接收数据也要到该单元取数。
11. 单片机串行通信时, 其波特率分为固定和可变两种方式, 在波特率可变的方式中, 可采用 (定时器 T1) 的溢出率来设定和计算波特率。

二、选择题 (每空 1 分, 共 10 分)

1. 判断是否溢出时用 PSW 的 (B) 标志位, 判断是否有进位时用 PSW 的 (A) 标志位。
- A. CY B. OV C. P D. RS0 E. RS1
2. 在运用仿真系统调试程序时, 当要观察子程序内部指令的执行结果时, 通常采用 (B) 调试方法。
- A. 单步调试 (F8) B. 跟踪调试 (F7) C. 快速运行到光标处调试 (F4)

D. 断点调试 (F2) E. 连续运行调试 (F9)

3. 当单片机从 8155 接口芯片内部 RAM 的 20H 单元中读取*一数据时, 应使用 (D) 类指令。

- A. MOV A, 20H B. MOV* A, Ri
C. MOVC A, A+DPTR D. MOV* A, DPTR

4. 当串行口向单片机的 CPU 发出中断请求时, 若 CPU 允许并接受中断请求时, 程序计数器 PC 的内容将被自动修改为 (E)。

- A. 0003H B. 000B C. 0013H D. 001BH E. 0023H

5. 子程序的返回和中断响应过程中的中断返回都是通过改变 PC 的内容实现的, 而 PC 内容的改变是 (C) 完成的。

- A. 通过 POP 命令 B. 通过 MOV 指令 C. 通过 RET 或 RETI 指令 D. 自动

6. 单片机复位后, SP、PC、I/O 口的内容为 (C)

- A. SP = 07H PC = 00H P0 = P1 = P2 = P3 = FFH
B. SP = 00H PC = 0000H P0 = P1 = P2 = P3 = 00H
C. SP = 07H PC = 0000H P0 = P1 = P2 = P3 = FFH
D. SP = 00H PC = 00H P0 = P1 = P2 = P3 = 00H

7. 8031 定时/计数器共有四种操作模式, 并由 TMOD 寄存器中 M1 M0 的状态决定, 当, , , , M1 M0 的状态为 10 时, 定时/计数器被设定为 (C)

A. 13 位定时/计数器

B. 16 位定时/计数器

C. 自动重装 8 位定时/计数器

D. T0 为 2 个独立的 8 位定时/计数器, T1 停止工作

8. 8031 有四个工作寄存器区, 由 PSW 状态字中的 RS1、RS0 两位的状态来决定, 单片机复位后, 若执行 SETB RS1 指令, 此时只能使用 (C) 区的工作寄存器。

A. 0 区

B. 1 区

C. 2 区

D. 3 区

9. 在 MCS-51 单片机中, 当有压入或弹出堆栈操作时, SP 的内容将随之增大或减小; 程序计数器 PC 的内容将始终指示下一条将要执行指令的地址, 所以只要改变 PC 的内容将改变程序的运行路径。SP 的内容与 PC 的内容 (D)。

A. 都是 8 位地址

B. 都是 16 位地址

C. 位数相同

D. 位数不同

三、分析程序 (每空 2 分, 共 20 分)

该程序是信号灯控制程序, 采用 P1 口控制八个发光二极管的亮与灭 (设输出低电平时, 对应发光二极管被点亮)。

```
ORG    0000H
```

```
        AJMP    MAIN           ; 转主程序
```

```
ORG    001BH           ; 该地址是 (T1 的中断入口) 的地址
```

```

AJMP  CONT          ; 当出现 (中断) 时, 才会执行到该指令

ORG  0100H

MAIN: MOV  TMOD, #10H    ; 执行该指令的目的是 (设定 T1 的工作方式)

MOV  TH1, #3CH        ; 置 50ms 定时初值

MOV  TL1, #0B0H       ; 此时堆栈指针 SP 的内容是 (07H)

SETB EA              ; 执行该指令前, EA 的初始值是 (0)

SETB ET1            ; 定时器 T1 开中断

SETB TR1            ; 执行该指令的目的是 (启动定时器 T1 工作)

CLR  08H            ; 清 1s 计满标志位

MOV  R3, #14H        ; 置 50ms 循环初值

DISP: MOV  R2, 07H

MOV  A, #0FEH

NE*T: MOV  P1, A      ; 第 2 次执行完该指令后, 对应 (第 2 位) 灯被点亮

JNB  08H, $         ; 查询 1s 时间到否

CLR  08H            ; 清标志位

```

```

RL    A

DJNZ  R2, NE*T

MOV   R2, #07H

NE*T1: MOV   P1, A

      JNB   08H, $

      CLR  08H

      RR   A

      DJNZ R2, NE*T1

      SJMP DISP

CONT: MOV   TH1, #3CH    ; 程序执行到此处时, 堆栈指针 SP 的内容是 (09H)

      MOV   TL1, #0B0H

      DJNZ  R3, E*IT    ; 判 1s 定时到否

      MOV   R3, #14H    ; 重置 50ms 循环初值

      SETB  08H        ; 标志位置 1

E*IT: RETI              ; 该指令的功能是将 (堆栈的内容) 送至 PC

```

连续运行该程序时，观察二极管的变化规律是（灯被依次循环点亮）

四、硬件电路分析（每题 2 分，共 10 分）

1. 根据实训电路，说明 74LS373 芯片作用是（锁存低八位地址）。
2. 8155 芯片 A、B、C 口对应的地址是（4401、4402、4403）。
3. 若向 8155 的 A 口送一个数据，应采用 MOV* DPTR, A 指令，执行该指令后，先将高 8

位地址和低 8 位地址送出，再自动发出（ALE）信号和（WR 写）信号，从而实现低 8

位地址的锁存及送数操作。

4. 74LS74 芯片的作用是（对 ALE 信号二分频，得到 500KHz 时钟信号）。
5. 若要启动 0809ADC 芯片开始进行 A/D 转换，应采用（MOV* DPTR, A）指令。

单片机应用技术考试试题（1）

参考答案

一、填空题（每空 1 分，共 20 分）

1. （系列号）（型）
2. （111）（寄存器间接）（位）
3. （有符号）
4. （20H）（2FH）

(21H)

5. (RET) (调用指令的下一条) (不)

6. (对内部 $f_{osc}/12$) (外部)

7. (FF)

8. (堆栈的栈的栈顶) (不会)

9. (定时/计数器)

10. (SBUF)

11. (定时器 T1)

二、选择题 (每空 1 分, 共 10 分)

1. (B) (A) 2. (B) 3. (D) 4. (E) 5. (C) 6. (C) 7. (C)

8. (C) 9. (D)

三、分析程序 (每空 2 分, 共 20 分)

(T1的中断入口) (中断) (设定 T1 的工作方式) (07H) (0)

(启动定时器 T1 工作) (第 2 位) (09H) (堆栈的内容) (灯被依次循环点亮)

四、 硬件电路分析 (每题 2 分, 共 10 分)

1. (锁存低八位地址)

2. (4401 、 4402 、 4403)

3. (ALE) (WR 写)

4. (对 ALE 信号二分频, 得到 500KHz 时钟信号)

5. (MOV* DPTR ,A)

单片机应用技术考试试题(2)

一、填空题（每空1分，共20分）

1. 用汇编语言编制的程序称为（ ）程序，该程序被汇编后得到的程序被称为（ ）程序。
2. 完成不同数制间的转换： $(10100101)_2 = ()_{10}$ ； $(11000011)_2 = ()_{16}$ ； $(01010111)_{BCD} = ()_{10}$ ； $(58)_{10} = ()_{BCD}$ ；符号5的ASCII码是（ ）。
3. 在进行BCD码加法运算时，紧跟ADD或ADDC指令后的指令必须是（ ）指令。
4. 转移指令LJMP addr16的转移范围是（ ），JNZ rel的转移范围是（ ），调用指令ACALL addr11的调用范围是（ ）。
5. 中断源的优先级别被分为高级和低级两大级别，各中断源的中断请求是属于什么级别是由（ ）寄存器的内容决定的。
6. 在程序状态字寄存器PSW中，CY与OV标志的状态可反应指令运算的结果，其中CY为进位（借位）标志，被用于（ ）符号数加（减）运算；OV为溢出标志，被用于（ ）符号数加（减）运算。
7. 消除键盘抖动常用两种方法，一是采用硬件去抖电路，用基本RS触发器构成；二是采用软件去抖程序，既测试有键输入时需延时（ ）秒后再测试是否有键输入，此方法可判断是否有键抖动。
8. ADC0809的转换时钟一般为（ ）Hz，可采用单片机的（ ）信号，再经过（ ）的方法获得。
9. 在MCS-51系列单片机中（ ）型号的单片机需要扩展外部程序存储器，且（ ）管脚必须

接地。

二、选择题（每空1分，共10分）

1. 在有符号运算时，判断运算结果是否正确时用 PSW 的（）标志位，在无符号运算时判断运算结果是否正确时用 PSW 的（）标志位。

A. CY B. OV C. P D. RS0 E. RS1

2. 在运用 8031 单片机扩展 32K 数据存储器 RAM 时，需采用（）条地址线，其中 P2 口用（）条线。

A. 10 B. 13 C. 15 D. 5 E. 6 F. 7

3. 当单片机启动 ADC0809 进行模/数转换时，应采用（）指令。

A. MOV A, 20 B. MOV* A, DPTR
C. MOVC A, A+DPTR D. MOV* DPTR, A

4. 在五个中断源中，可通过软件确定各中断源中断级别的高或低，但在同一级别中，按硬件排队的优先级别最高的是（）中断。

A. 定时器 T0 B. 定时器 T1 C. 外部中断 INTO
D. 外部中断 INT1 E. 串行口

5. 调用子程序、中断响应过程及转移指令的共同特点是（）。

A. 都能返回 B. 都通过改变 PC 实现转移 C. 都将返回地址压入堆栈

D. 都必须保护现场

6. 单片机复位后, 累加器 A、PC、PSW 的内容为 ()

A. A = FFH PC = 00H PSW = FFH

B. A = 00H PC = 0000H PSW = 00H

C. A = 07H PC = 0000H PSW = FFH

D. A = 00H PC = 00H PSW = 00H

7. 8031 定时/计数器是否计满可采用等待中断的方法进行处理, 也可通过对 () 的查询方法进行判断。

A. OV 标志

B. CY 标志

C. 中断标志

D. 奇偶标志

8. 当单步执行调用子程序指令后, 计算机屏幕右上角显示出 BUSY 提示符, 这说明 ()。

A. 子程序运行正常

B. 子程序内部出错

C. 发生了中断

D. 等待延时

三、分析程序 (每空 2 分, 共 20 分)

该程序是 A/D 转换应用程序, 可实现多路模拟量输入的巡回检测, 采样数据被存放在片内 RAM 单元中。

```
ORG 0000H
```

AJMP MAIN

ORG 0013H ; 该地址是 () 地址

AJMP INT1

MAIN: MOV R0, #78H ; 78 是 () 地址

MOV R2, #08H ;

SETB IT1 ; 该指令的作用是 ()

SETB EA ;

SETB E*1 ; 允许 INT1 中断

MOV DPTR, #6000H ; #6000H 是 () 地址

MOV A, #00H ; A 的内容对转换结果 () 影响

LOOP: MOV* DPTR, A ; 该指令的作用是 ()

HERE: SJMP HERE

DJNZ R2, LOOP

INT1: MOV* A, DPTR ; 当 () 时, 程序将运行到此处。

MOV R0, A

INC DPTR ; DPTR 加 1 的目的是 ()

INC R0

RETI ; 该返回指令执行后将返回到 () 指令处

连续运行该程序的结果将是 ()。

四、硬件电路分析 (每题 2 分, 共 10 分)

1. 根据实训电路, 若要启动 0809ADC 芯片开始进行 A/D 转换, 可使用 MOV* DPTR A 指令, 指令中 DPTR 的内容是 ()。

2. 若向 8155 芯片的 A 口送一数据, 可采用 MOV* DPTR ,A 指令, 指令中 DPTR 的内容是 ()。

3. 在实训电路中, 74LS373 芯片的作用是锁存 (), 锁存的目的是 ()。

4. 在实训电路中, 扩展了外部数据存储器 6264, 其片选信号 CES1 是由 8031 的 P2. 5、P2. 6、

P2. 7 经 138 译码器的 Y0 输出实现片选, 该存储器的地址范围是 (从到)。

单片机应用技术考试试题 (2)

参考答案

二、 填空题 (每空 1 分, 共 20 分)

1. (源) (目标)

2. (165) (C3) (57) (01011000) (35H)

3. (DA A)

4. (64K) (+127~-128) (2K)

5 (IP)

6. (无) (有)

7. (10ms)

8. (500KHz) (ALE) (二分频)

9. (8031 (EA))

二、选择题 (每空 1 分, 共 10 分)

1. (B) (A 2. C) (F) 3. (D) 4. (C) 5. (B)

6. (B) 7. (C) 8. (B)

三、分析程序 (每空 2 分, 共 20 分)

(INT1 中断源的入口)、(存放转换结果的首地址)、(设置为边沿触发)、(0809 通道 0 的 (没有)、(启动 0809 进行转换)、(发生中断)、(修改通道地址)

(DJNZ R2, LOOP)、(把 8 路通道的转换结果分别存入到 78H~7FH 单元)。

五、 硬件电路分析 (每题 2 分, 共 10 分)

1. (6000H~6007H)。

2. (4401H)

3. (地址的低 8 位) (是区分数据和地地址)

4. (从 0000H 到 1FFFH)。

单片机应用技术考试试题(3)

一、填空题（每空1分，共20分）

1. ROM 在单片机系统中作为程序存储器，主要类型有 ROM、PROM、EPROM、EEPROM 和 FLASH

存储器。其中 8051 有 4K () ； 8751 有 4K ()； 89C51 有 4K ()。

2. 中断源的允许是由 () 寄存器决定的，中断源的优先级别是由 () 寄存器决定的。

3. 寄存器 PSW 中的 RS1 和 RS0 的作用是 ()。

4. 在只使用外部程序存储器时，单片机的 () 管脚必须接地。

5. 在行列式键盘中，接列线的 I/O 口为 ()，接行线的 I/O 口为()。(填写输入或者输出口。)

6. 在调试程序时，要观察子程序内部各条指令的运行状况可采用 (□□) 调试方法。

7. JC,rel 指令执行时，当 CY 位为 () 时程序发生跳转。

8. 单片机位寻址区的单元地址是从 () 单元到 () 单元，若*位地址是 12H，它所在单元的地址应该是 ()。

9. 在单片机扩展时，() 口和 () 口为地址线，() 口为数据线。

10. 查表指令是 () ,散转指令为()。

11. 子程序的返回指令是 ()。□

二、选择题 (每空 1 分, 共 10 分)

1. 堆栈指针 SP 的作用是 ()。

- A 指示堆栈的栈底
- B 指示堆栈的栈顶
- C 指示下一条将要执行指令的地址
- D 指示中断返回的地址

2. 下列指令中, 不影响堆栈指针的指令是 (□□)。

- A RET
- B bit, rel
- C LCALL addr16
- D RETI

3. 定时器 T1 的中断入口地址是 (), 从该地址开始一般可 ()。

- A 0003H
- B 000BH
- C 001BH
- D 0013H
- E 连续存放中断服务程序
- F 存放转移指令

4. 8031 定时/计数器共有四种操作模式, 由 TMOD 寄存器中 M1 M0 的状态决定, 当 M1 M0 的状态为 01 时, 定时/计数器被设定为 ()。

- A. 13 位定时/计数器
- B. 16 位定时/计数器
- C. 自动重装 8 位定时/计数器
- D. T0 为 2 个独立的 8 位定时/计数器, T1 停止工作

5. 单片机在与外部 I/O 口进行数据传送时, 将使用 () 线。

A ALE

B ALE

C ALE

D ALE

6. 启动 ADC0809 进行 A/D 转换时, 使用 () 指令。

A MOV* DPTR,A B MOV* A,DPTR

C MOV A,R0 D MOV C A,A+DPTR

7. 定时器 T0 的溢出标志 TF0, 在 CPU 响应中断后 ()。

A 由软件清零 B 由硬件清零 C 随机状态 D AB 都可以

8. 在进行串行通信时, 若两机的发送与接收可以同时进行, 则称为 ()。

A 半双工传送 B 单工传送 C 双工传送 D 全双工传送

9. 扩展存储器时要加锁存器 373, 其作用是 ()。

A 锁存寻址单元的低八位地址 B 锁存寻址单元的数据

C 锁存寻址单元的高八位地址 D 锁存相关的控制和选择信号

三、分析程序 (每空 2 分, 共 20 分)

该程序是动态显示程序, 请分析如下内容。

```
MOV DPTR,#4400H
```

```
MOV A, #03H
```

```

MOV* DPTR,A

SETB R50 ; 使用第 ( ) 组工作寄存器

MOV R2,#08H

MOV R0,#30H

CLR A

L1: MOV R0,A

INC R0

INC A

DJNZ R2, L1

DISP: MOV R0, #30H ; 显示缓冲区首址送 R0

MOV R1, #00H

MOV R2, #08H ; R2 中的 08H 表示 ( )

MOV R3, #7FH ; 选中最右端 LED

DISP1: MOV A, R0 ; 第 2 次执行时 A=( )

MOV DPTR, #TAB ; 指向字形表首址

MOVC A, A+DPTR ; 第 2 次执行时 A=( )

MOV DPTR, #4402H ; 4402H 表示 ( )

MOV* DPTR, A ; 该条指令的作用是( )

MOV A, R3 ; 第 2 次执行时 A=( )

MOV DPTR, #4401H ; 指向位选口

MOV* DPTR, A ; 位码送 PA 口

DJNZ R1,$ ;

DJNZ R1,$ ; 该指令的作用是 ( )

RR A ; 位选字移位

```

```

MOV R3, A ; 移位后的位选字送 R3

INC R0 , ; 在本程序中, R0 最大取值为 ( )
MOV A, R0 ; 缓冲区数据送 A
DJNZ R2, DISP1 ; 未扫描完, 继续循环
SJMP DISP
TAB: DB 3FH, 06H, 5BH, 4FH, 66H ; 共阴极 LED 字形表
DB 6DH, 7DH, 07H, 7FH, 6FH

```

连续运行程序时, 显示的内容从右往左依次为 ()。

四、硬件电路分析 (每题 2 分, 共 10 分)

1. 在实训电路中, 扩展的数据存储器有 ()。
2. 8155 芯片 A、B、C 口对应的地址是 (,,)。
3. 若想读入 8155 的 C 口的数据, 应采用 () 指令。
4. 实训电路中的晶振为 () HZ。
5. 0809ADC 的时钟信号由 () 得到。

单片机应用技术考试试题 (3)

参考答案

一、填空题:

1. ROM、EPROM、FLASH 存储器
2. IE IP
3. 选择工作寄存器组
4. EA

5. 输出 输入
6. 跟踪
7. 1
8. 20H 2FH 22H
9. P0 P2 P0
10. MOV A,A+DPTR JMP A+DPTR
11. RET

二、单项选择题:

1. B 2. B 3. D 4. F 5. B
6. B 7. A 8. B 9. D 10. A

三、计算题:

- 1 显示位数 01H 06H PB口地址 将字型码送入PB口 BFH 延
时 37H
0,1,2,3,4,5,6,7

四、

- 1 6264 2864
- 2 4401 4402 4403
- 3 MOV DPTR,#4403H
MOV* A, DPTR
- 4 11.0592M
- 5 ALE 二分频得到

单片机应用技术考试试题(4)

一、填空题 (每空 1 分, 共 20 分)

1. 在 51 系列单片机中, 无内部 ROM 的单片机型号是 (), 有 4KEPROM 的单片机型号是 ()。
2. MCS-51 单片机指令系统共有 7 种寻址方式, 其中 MOV A, #DATA 为 () 寻址; MOV A, Rn 为 () 寻址; MOV C, bit 为 () 寻址。
3. MCS-51 单片机的内部 RAM 中从 () 到 () 是工作寄存器区, 共分为 () 组。
4. 单片机有两个定时器, 定时器的工作方式由 () 寄存器决定, 定时器的启动与溢出由 () 寄存器控制。
5. 单片机复位后, 堆栈指针 SP 和程序计数器 PC 的内容分别为 () 和 ()。
6. bit,rel 指令表示当指定位为 () 时程序发生跳转。
7. 既做数据线又做地址线的是 () 口, 只能做数据线的是 () 口。
8. 动态显示和静态显示相比, () 的耗电相对较大。
9. P1 口在作为输入口使用时, 在读取数据之前, 通常要先向 P1 口送数据 ()。
10. 单片机的外部中断源有 (), () 和 ()。

二、选择题 (每空 1 分, 共 10 分)

1. 扩展程序存储器 2764 时, 需要 () 条 P2 口线。

A 13 B 5 C 8 D 4

2. 使用单片机开发系统调试程序时，对原程序进行汇编的目的是（）。

- A 将源程序转换成目标程序 B 将目标程序转换成源程序
C 将低级语言转换成高级语言 D 连续执行键

3. 指令 AJMP 的寻址范围是（）

- A 任意范围 B -128 到 +127 C 64K D 2K

4. 09H 位所在的单元地址是（）

- A 02H B 08H C 21H D 20H

5. 定时器 T0 的溢出标志为 TF0，采用查询方式，若查询到有溢出时，该标志（）

- A 由软件清零 B 由硬件自动清零 C 随机状态 D AB 都可以

6. 单片机在与外部 I/O 口进行数据传送时，将使用（）指令。

- A MOV* B MOV C MOVC D 视具体 I/O 口器件而定。

7. 在中断允许寄存器中，中断控制寄存器 EA 位的作用是（）

- A CPU 总中断允许控制位 B 中断请求总标志位
C 各中断源允许控制位 D 串行口中断允许位

8. 串行口的工作方式由 () 寄存器决定。

A SBUF B PCON C SCON D RI

9. 读取 AD 转换的结果, 使用 () 指令。

A MOV A,Ri B MOV* DPTR,A
C MOVC A,DPTR D MOV* A,DPTR

10. 串行口中断入口地址是 ()

A: 000BH B: 0023H C: 1000H D: 0013H

三、分析程序 (每空 2 分, 共 20 分)

在实训电路中有 16 个键, 采用行列式键盘结构, 分别有第 0 列、第 1 列、第 2 列和第 3 列。下面程序是一段键盘程序, 请分析如下内容。

```
ORG 0000H

MOV DPTR, #4400H

MOV A, #03H ;

MOV* DPTR, A ; 设置 8155 的 C 口为 ( )

KEY: ACALL KS ; 调按键查询子程序判是否有键按下
      JNZ K1 ; 当 ( ) 时, 程序运行到 K1 处

ACALL DEAY

AJMP KEY ; 继续查询按键

K1: ACALL DELAY ; 延时程序的作用是 ( )
```

```

ACALL    DELAY

ACALL    KS                ; 再次判别是否有键按下

JNZ     K2                ; 有键按下转移

        AJMP    KEY        ; 无按键时, 程序运行到 ( ) 处

K2:     MOV    R3, #0FEH    ; 首列扫描字送 R3

K3:     MOV    DPTR, #4401H; PA 口地址送 DPTR, 开始列扫描

        MOV    A, R3        ;

        MOV*   DPTR, A      ; 列扫描字送 PA, 此时扫描第 ( ) 列

        MOV    DPTR, #4403H ; 指向 PC 口

        MOV*   A, DPTR     ; 读取行扫描值

        ACC.0, L1        ; 当 ( ) 时, 转查第 1 行 L1

        MOV    A, #00H

        AJMP   LK          ; 转存键号

L1:     ACC.1, L2        ; 第 1 行无键按下, 转查第 2 行

        MOV    A, #01H

        AJMP   LK

L2:     ACC.2, L3        ; 第 2 行无键按下, 转查第 3 行

        MOV    A, #02H    ;

        AJMP   LK

L3:     ACC.3, CONT     ; 第 3 行无键按下, 结束

        MOV    A, #03H

LK:     PUSH   ACC        ; 第 2 行键按下, 该指令压入堆栈的是 ( )

K4:     ACALL  DELAY

        ACALL  KS        ; 等待键释放

```



```

        JNZ     K4           ; 键未释放, 程序运行到 ( ) 处

        POP     ACC        ;

CONT:    AJMP    KEY       ; 转键盘处理程序

; ----- 按键查询子程序 -----

KS:     MOV     DPTR, #4401H; 置 8155PA 口地址

        MOV     A, #00H

        MOV*    DPTR, A    ; 全扫描字#00H 送 PA 口

        INC     DPTR       ; 指向 PC 口

        INC     DPTR

        MOV*    A, DPTR    ; 读入 PC 口状态

        CPL     A          ; 变正逻辑, 高电平表示有键按下

        ANL     A, #0FH    ; 第 0 行有键按下时, A = ( )

        RET           ; 返回, A≠0 表示有键按下

; ----- 延时子程序 -----

DELAY:   MOV     R5, #50H

DEL2:    MOV     R6, #0FFH

DEL1:    NOP

        DJNZ   R6 , DEL1

        DJNZ   R5 , DEL2

        RET

```

该程序的作用是： ()

四、硬件电路分析 (每题 2 分, 共 10 分)

1. 在实训电路中, 扩展的程序存储器是 () 芯片。

2. ADC0809 芯片 8 个通道的地址依次为 ()。
3. 在实训电路中, 若想启动 ADC0809 通道 0 进行数据转换, 应采用 () 指令。
4. 实训电路中采用的是 () 复位电路。
5. 实训电路中 74LS373 芯片的作用是 ()。

单片机应用技术考试试题 (4)

参考答案

五、 填空题:

1. 8031 8751
2. 立即数 寄存器 位
4. 00H 1FH 4
4. TMOD TCON
5. 07H 0000H
6. 1
7. P0 P2
8. 静态显示
9. FFH
10. T0 T1 串行口

六、 单项选择题:

1. B
2. A
3. B
4. C
5. A

6. A 7. A 8. C 9. D 10. B

七、分析：

输入 有键按下 去抖 KEY 0FDH 第 0 行无键按下
02H

K4 01H 检测第 0 列有无键按下，若有将键号 0、1、2、3 存入 A 累加器。

八、 1 2764

2 6000H ~ 6007H

3 MOV DPTR,#6000H

 MOV* DPTR,A

6 按键复位电路

 锁存地址的低 8 位

单片机应用技术考试试题(5)

一、填空题 (每空 1 分, 共 30 分)

1. 8031 内部有 () 个 RAM、8751 有 4K 内部 ()。

2. MCS—51 单片机系列有 () 个中断源, 可分为 () 个优先级。上电复位时 () 中断源的
 优先级别最高。

3. MCS-51 可分为六种不同的寻址方式。如: MOV C A, A+PC 属于 () 寻址方式, SJMP
 rel 属于 () 寻址方式。

4. 完成不同数制间的转换 $(00100110)_2 = ()_4$; $(10011010)_2 = ()_{16}$ $(01110111)_{BCD}$
 $= ()_4$; $(28)_{10} = ()_{BCD}$; 符号 A 的 ASCII 码是 ()

5. 单片机位寻址区的单元地址是从 () 单元到 () 单元, 若*位地址是 09H, 它所在单元
的地址应该是 ()。8031 单片机内部 RAM 存储器分五个区,

6. 当 P1 口做输入口输入数据时, 必须先向该端口的锁存器写入 (), 否则输入数据可能出
错。

7. 单片机内部与外部 RAM 之间的查表指令是 ()。

8. 转移指令 LCALL addr16 的转移范围是 (), JNB rel 的转移范围是 (), 调用指令 AJMP
addr11 的调用范围是 ()。

9. 当单片机 CPU 响应中断后, 程序将自动转移到该中断源所对应的入口地址处, 并从该地
址开始继续执行程序, 通常在该地址处存放转移指令以便转移到中断服务程序。其中
INT0 的入口地址为 (), T1 的入口地址为 ()。

10. 单片机常用两种复位方式, 既 () 和 ()。

11. LED 数码显示有 () 和 () 两种显示形式。

12. 扩展并行口时常采用 8155 可编程芯片, 它由 ()、()、()、() 4 部分组成。

二、选择题 (每空 1 分, 共 10 分)

1. MCS—51 系列单片机外扩存储器芯片时, 4 个 I/O 口中作为数据总线的是 ()。

(A) P0 口和 P2 口 (B) P0 口 (C) P2 口和 P3 口 (D) P2 口

2. 判断是否有进位时用 PSW 的 () 标志位。

A. CY B. OV C. P D. RS0 E. RS1

3. 当单片机从 8155 接口芯片内部 RAM 的 20H 单元中读取*一数据时, 应使用 () 类指令。

A. MOV A, 20H B. MOV* A, 20H

C. MOVC A, A+DPTR D. MOV* A, 4020H

4. 当串行口向单片机的 CPU 发出中断请求时, 若 CPU 允许并接受中断时, 程序计数器 PC 的内容将被自动修改为 ()。

A. 0003H B. 000B C. 0013H D. 001BH E. 0023H

5. 在 CPU 内部, 反映程序运行状态或反映运算结果一些特征的寄存器是 ()。

A. PC , B. PSW

C. A D. SP

6. 单片机复位后, SP、PC、I/O 口的内容为 ()

A. SP = 07H PC = 00H P0 = P1 = P2 = P3 = FFH

B. SP = 00H PC = 0000H P0 = P1 = P2 = P3 = 00H

C. SP = 07H PC = 0000H P0 = P1 = P2 = P3 = FFH

D. SP = 00H PC = 00H P0 = P1 = P2 = P3 = 00H

7. 8031 定时/计数器共有四种操作模式，由 TMOD 寄存器中 M1 M0 的状态决定，当 M1 M0 的状态为 01 时，定时/计数器被设定为 ()

A. 13 位定时/计数器 B. 16 位定时/计数器

C. 自动重装 8 位定时/计数器 D. T0 为 2 个独立的 8 位定时/计数器，T1 停止工作

8. 8031 有四个工作寄存器区，由 PSW 状态字中的 RS1、RS0 两位的状态来决定，单片机复位后，若执行 SETB RS1 指令，此时只能使用 () 区的工作寄存器。

A. 0 区 B. 1 区 C. 2 区 D. 3 区

9. MCS—51 机响应中断的必要条件是 ()。

A. TCON 或 SCON 寄存器内的有关中断标志位为 1

B. IE 中断允许寄存器内的有关中断允许位置 1

C. IP 中断优先级寄存器内的有关位置 1

D. 当前一条指令执行完

10. 下列指令中错误的有 ()。

A. CLR R7

B. MOVC DPTR, A

C. MOV P, A

D. C TF0, LOOP

三、根据实验电路，分析下列程序（每空 2 分，共 10 分）

ORG 0000H

MOV DPTR, #4400H ; 指向 8155 控制口

MOV A, #03H ; 设置 8155 工作方式字

MOV* DPTR, A ; 设置 A 口、B 口为 ()

; C 口为 ()

M0: MOV DPTR, #4401H ; 设定 A 口地址

MOV A, #0FFH ; 设定关显示字符

MOV* DPTR, A ; 执行以上三条指令的目的是 ()

LCALL TIME

DISP1: MOV R2, #0FEH ; 位码指向右边第一位

MOV A, #08H ; 右边第一位待显示数据送 A

MOV DPTR, #TAB ; 指向字形表首址

```

MOV  A, A+DPTR    ; 该指令的目的是 ( )

MOV  DPTR, #4402H ; 指向 8155B 口

MOV* DPTR, A      ; 段码送 B 口

MOV  A, R2        ; 位码送累加器 A

MOV  DPTR, #4401H ; 指向 8155A 口

MOV* DPTR, A      ; 位码送 A 口, 点亮相应位数码管

LCALL TIME

SJMP M0           ;

TIME: MOV R5, #0AH ; 1 秒延时子程序

DL0: MOV R4, #0C8H

DL1: MOV R3, #0FFH

DL2: DJNZ R3, DL2

      DJNZ R4, DL1

      DJNZ R5, DL0

      RET

```



```
TAB:    DB    3FH, 06H, 5BH    ; 0, 1, 2

        DB    4FH, 66H, 6DH    ; 3, 4, 5

        DB    7DH, 07H, 7FH    ; 6, 7, 8

        DB    6FH, 77H, 7CH,; 9, A, B

        DB    39H, 5EH, 79H    ; C, D, E

        DB    71H                ; F
```

END

连续运行该程序时，观察 LED 的显示结果是：

()

四、硬件电路分析（每空 2 分，共 10 分）

在单片机实训板电路中，外接一片 ADC0809，请问：

(1) 通道 IN6 的地址为_____。

(2) 74LS74 芯片的作用是_____，当系统晶振频率为 12MHZ

时，ADC0809 的工作频率是_____。

(3) 控制 ADC0809 启动的指令是_____，从 AD0809 中读取转

换后的数据指令是_____。

单片机应用技术考试试题 (5) 答案

参考答案

三、填空题 (每空 1 分, 共 30 分)

- | | | |
|--------------------|--------------------|-----------------------|
| 1、无 | 2、 4K EPROM | 3、 5 |
| 4、 2 | 5、 外部 中断 0 | 6、 变址寻址 |
| 7、 相对寻址 | 8、 (38) D | 9、 (9A) H |
| 10、 (77) D | 11、 (00101000) B | 12、 41H |
| 13、 00H | 14、 7FH | 15、 21H |
| 16、 FFH | 17、 MOV* A, A+DPTR | 18、 64K |
| 19、 (-127~+128) | 20、 2K | 21、 0003H |
| 22、 001BH | 23、 上电复位 | 24、 手动复位 |
| 25、 静态显示 | 26、 动态显示 | 27、 256 字节的静态 RAM 存储器 |
| 28、 3 个可编程的输入/输出端口 | | 29、 1 个可编程的定时/计数器 |
| 30、 内部锁存器 | | |

二、选择题 (每空 1 分, 共 10 分)

- | | | | | |
|------|------|------|--------|--------|
| 1、 B | 2、 A | 3、 A | 4、 E | 5、 B |
| 6、 C | 7、 B | 8、 C | 9、 ABD | 10、 AB |

三、分析程序 (每空 2 分, 共 10 分)

- | | | |
|----------------|-------|---------------|
| 1、 基本输出 | 2、 输入 | 3、 灭所有 LED 显示 |
| 4、 查表获取待显示数据段码 | | |

5、在实训板最右边一位 LED 上, 以 1s 的时间间隔闪烁显示“P”, 亮 1s 灭 1s, 亮 1s 灭 1s, 循环不止。

四、硬件电路分析 (每题 2 分, 共 10 分)

- 1、6006H
- 2、2 分频
- 3、1MHZ
- 4、MOV* DPTR, A
- 5、MOV* A, DPTR

单片机应用技术考试试题(6)

一、填空题 (每空 1 分, 共 30 分)

1. 8051 有()K 内部 ROM、89C51 有 4K 内部 ()。
2. 用于 BCD 码加法运算时, 对运算结果进行修正。紧跟在 ADD 或 ADDC 指令后必须是指令 ()
3. MCS-51 共有 () 条指令, 可分为几种不同的寻址方式。如: MOV A, 20H 属于 () 寻址方式, MOVC A, A+DPTR 属于 () 寻址方式, MOV C, bit 属于() 寻址方式。
4. 完成不同数制间的转换: (00100100) ₂ = () ₁₀ +; (10011011) ₂ = () ₁₀ +₁₆ (01010111) ₂ = () ₁₀ +; (68) ₁₀ + = () _{BCD} ; 符号 1 的 ASCII 码是 ()

5. 8031 单片机内部 RAM 存储器分五个区, 其中位寻址区地址 (从到) 而 08H~0FH 是 () 的地址。
6. 通常, 单片机上电复位时 PC= () H, SP= () H。
7. 单片机内部与外部 ROM 之间的查表指令是 ()。
8. 转移指令 LJMP addr16 的转移范围是 (), JNZ rel 的转移范围是 (), 调用指令 ACALL addr11 的调用范围是 ()。
9. 当单片机 CPU 响应中断后, 程序将自动转移到该中断源所对应的入口地址处, 并从该地址开始继续执行程序, 通常在该地址处存放转移指令以便转移到中断服务程序。其中 INT1 的入口地址为 (), 串行口入口地址为 (), T0 的入口地址为 ()
10. 中断源的优先级别被分为高级和低级两大级别, 各中断源的中断请求是属于什么级别是由 () 寄存器的内容决定的。上电复位时, () 中断源的优先级别最高。
11. 8031 有两个 16 位可编程定时/计数器, 其中定时作用是指对单片机 () 脉冲进行计数, 而计数器作用是指对单片机 () 脉冲进行计数。
12. CPU 与内存或 I/O 接口相连的系统总线通常由 ()、()、() 等三种信号组成。

二、选择题 (从备选答案中选出一个或几个正确答案, 共 10 分)

1. 计算机能直接识别的语言是 ()。

- A. 汇编语言 B. 自然语言 C. 机器语言 D. 硬件和软件

2. 在运用仿真系统调试程序时，当要观察子程序内部指令的执行结果时，通常采用（）调试方法。

- A. 单步调试 (F8) B. 跟踪调试 (F7) C. 快速运行到光标处调试 (F4)
D. 断点调试 (F2) E. 连续运行调试 (F9)

3. PC 是（）。

- A. 一根硬件信号 B. 一个可由用户直接读写的 RAM 单元
C. 一个不可寻址的特殊功能寄存器 D. 一个能自动加 1 计数的 ROM

4. 在 CPU 内部，反映程序运行状态或反映运算结果一些特征的寄存器是（）。

- A. PC B. PSW
C. A D. SP

5. 子程序的返回和中断响应过程中的中断返回都是通过改变 PC 的内容实现的，而 PC 内容的改变是（）完成的。

- A. 通过 POP 命令 B. 通过 MOV 指令 C. 通过 RET 或 RETI 指令 D. 自动

6. 区分片外程序存储器和数据存储器的最可靠方法是（）。

- A. 看其芯片型号是 RAM 还是 ROM

- B. 看其位于地址范围的低端还是高端

- C. 看其离 MCS—51 芯片的远近
- D. 看其是被 RD 还是被 PSEN 信号连接
7. 8031 定时/计数器共有四种操作模式, 由 TMOD 寄存器中 M1 M0 的状态决定, 当 M1 M0 的状态为 10 时, 定时/计数器被设定为 ()
- A. 13 位定时/计数器 B. 16 位定时/计数器
- C. 自动重装 8 位定时/计数器 D. T0 为 2 个独立的 8 位定时/计数器, T1 停止工作
8. 指令 AJMP 的跳转范围是 ()。
- A. 256 B. 1KB C. 2KB D. 64KB
9. MCS—51 机响应中断的必要条件是 ()。
- A. TCON 或 SCON 寄存器内的有关中断标志位为 1
- B. IE 中断允许寄存器内的有关中断允许位置 1
- C. IP 中断优先级寄存器内的有关位置 1
- D. 当前一条指令执行完
10. 下列指令中错误的有 ()。
- A. CLR R0
- B. MOV* DPTR, B

C. MOV P3.4, A

D. C TF0, LOOP

三、根据实验电路, 分析下列程序 (每空 2 分, 共 10 分)

ORG 0000H

MOV TMOD, #61H ; T0, T1的工作方式是 ()

MOV TH1, #0F6H ; T1置初值

MOV TL1, #0F6H

SETB TR1 ; 启动 T1

DISP: MOV A, #00H ; 计数显示初始化

MOV P1, A

CONT: ACALL DELAY

CLR P3.5 ; T1引脚产生负跳变

NOP

NOP

SETB P3.5 ; T1引脚恢复高电平

```

INC    A                ; 累加器加 1

MOV    P1, A           ; 第一次执行该指令时, 结果是 ()

C      TF1, DISP      ; 查询 T1 计数溢出

SJMP   CONT           ; 60s 不到继续计数

DELAY: MOV    R3, #14H ; 置 50ms 计数循环初值

      MOV    TH0, #3CH ; 置定时器初值 (50ms)

      MOV    TL0, #0B0H

      SETB   TR0       ; 启动 T0

LP1:  C      TF0, LP2  ; 执行该指令的目的是 ()

      SJMP   LP1       ; 未到 50ms 继续计数

LP2:  MOV    TH0, #3CH ; 重新置定时器初值

      MOV    TL0, #0B0H

      DJNZ  R3, LP1    ; 未到 1s 继续循环

      RET              ; 执行该指令的目的是 ()

      END

```


连续运行该程序时, 观察 8 个发光二极管的显示结果是:

()

四、硬件电路分析 (每空 2 分, 共 10 分)

在单片机实训电路板中, 单片机通过通用可编程并行 I/O 接口芯片 8155 外接了 16 个键和 8 个数码管, 请问:

(1) 8155 端口的工作方式是通过对命令控制口的编程来实现的, 其控制口地址为 (); C

口地址为 ()。

(2) 8155 的 PA 口的作用是 (),

8155 的 PB 口的作用是 (),

8155 的 PC 口的作用是 ()。

单片机应用技术考试试题 (6)

参考答案

四、 填空题 (每空 1 分, 共 30 分)

- | | | |
|------------|------------------|-----------------|
| 1、 4K | 2、 FLASH 存储器 | 3、 十进制调整指令 DA A |
| 4、 111 条 | 5、 直接寻址 | 6、 变址寻址 |
| 7、 位寻址 | 8、 (36) D | 9、 (9B) H |
| 10、 (57) D | 11、 (01101000) B | 12、 31H |

- | | | |
|----------------|-----------------|----------|
| 13、20H~2FH | 14、工作寄存器区第1组 | 15、0000H |
| 16、07H | 17、MOVC A, A+PC | 18、64K |
| 19、(-127~+128) | 20、2K | 21、0013H |
| 22、0023H | 23、000BH | 24、IP |
| 25、外部 中断 0 | 26、机器周期 | 27、外部脉冲 |
| 28、地址总线 | 29、数据总线 | 30、控制总线 |

二、选择题 (每空 1 分, 共 10 分)

- 1、 C 2、 B 3、 D 4、 B 5、 C
 6、 D 7、 C 8、 C 9、 ABD 10、 ABC

三、分析程序 (每空 1 分, 共 10 分)

- 1、 T0 方式 1 定时, T1 方式 2 计数
- 2、 点亮 P0.0 对应的发光二极管
- 3、 查询计数溢出
- 4、 返回主程序
- 5、 一个秒表, 由 P1 口连接的 LED 显示, 计满 10s 后又从头开始。

四、硬件电路分析 (每题 2 分, 共 10 分)

(1) 8155 端口的工作方式是通过对命令控制口的编程来实现的

其控制口地址为 (4000H); C 口地址为 (4003H)

(2) 8155 的 PA 口的作用是 (键盘扫描输出信号和 8 个数码管共阴极端控制)

8155 的 PB 口的作用是 (8 个数码管显示数据输出)

8155 的 PC 口的作用是 (键盘扫描输入信号)

单片机应用技术考试试题(7)

一、填空题 (每空 1 分, 共 20 分)

1. 8051 单片机有两种复位方式, 既上电复位和手动复位。复位后 SP = ,
PC = , PSW = , A = 00H , P0 = P1 = P2 = P3 = 。
2. 单片机的工作过程就是不断地和的过程, 我们把执行指令所需的时间称为指令周期。
3. 8031 单片机一般使用的时钟晶振频率是、。
4. 转移指令分无条件转移指令和有条件指令两大类, 如 LJMP addr16 和 JNZ rel。若按
转移范围可分为、和相对转移 SJMP rel (-127~+128)。
5. 运算类指令有运算指令 (如 ADD A, **; ADDC A, **等) 和
运算指令 (如 ANL **, **; ORL **, **)
6. 用汇编语言编写的程序称为程序, 通过汇编后得到的用机器码表示的程序
称为程序。
7. 8031、8051 的主要区别是 8051 有 K 内部 ROM。

以上内容仅为本文档的试下载部分，为可阅读页数的一半内容。如要下载或阅读全文，请访问：<https://d.book118.com/838036077104006067>